TRƯỜNG ĐẠI HỌC CÔNG NGHỆ THÔNG TIN
KHOA KỸ THUẬT MÁY TÍNH

DANH SÁCH SINH VIÊN BÁO CÁO TIẾN ĐỘ KHÓA LUẬN TỐT NGHIỆP GIỮA KỲ
Học kỳ 1 - Năm học: 2026 - 2027

Thời gian bắt đầu hội đồng: Sáng từ 8h00, thứ Sáu, ngày 06/11/2026
Địa điểm: Phòng E6.3, E4.3 và E4.4
Thời gian tối đa cho 1 đề tài là 15 phút: 5 phút SV báo cáo (từ 5-7 slide báo cáo) + 10 phút hội đồng góp ý

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
Phòng E6.3							
1	23520010	Lê Quốc An	Thiết kế hệ thống đo lường nồng độ đường huyết không xâm lấn từ cảm biến quang phổ đa kênh dựa trên tiền xử lý tín hiệu và mô hình học máy	Designing a non-invasive blood glucose measurement system from multispectral sensors based on signal preprocessing and machine learning models	TS. Phạm Quốc Hùng, ThS. Nguyễn Thành Nhân	8h00	- Làm rõ sự khác nhau, với các đề tài trước đó - Kế thừa tập trung để bổ sung các vấn đề cụ thể cần giải quyết. - Dữ liệu của người bệnh tiểu đường và người không bệnh - Giải quyết sai số nhiễu trước đây còn tồn tại như thế nào? - Làm chuẩn dữ liệu đầu vào. Nhiễu các loại ảnh hưởng kết quả ntn do cảm biến, môi trường, lập trình. - Đối với mô hình học máy phát triển từ đề tài trước cải tiến những gì?
2	23521297	Vũ Văn Quảng	Thiết kế hệ thống SoC đa nhân RISC-V tích hợp Ascon trên nền tảng Secure NoC	Designing a multi-core RISC-V SoC integrating Ascon on a Secure NoC platform	ThS. Tạ Trí Đức	8h15	-Khảo sát thêm các công trình trong và ngoài nước -Mật mã hoá có ưu điểm gì? Tại sao cần phải sử dụng -Kiến trúc Mesh sửa lại -Kịch bản kiểm tra như thế nào, các lệnh có phụ thuộc nhau không?
	23521299	Nguyễn Trọng Quí					
3	23521814	Phạm Quang Vũ	Thiết kế ASIC cho mã hóa chữ ký số hậu lượng tử Crystals-Dilithium tối ưu tài nguyên	Designing a lightweight ASIC for the Crystals-Dilithium post-quantum digital signature scheme	ThS. Tạ Trí Đức	8h30	- Các khối stream engine, pm0, pm1 xem lại kiến trúc vẽ lại kiến trúc dự kiến, controller ở đâu? - Kiến trúc kiểm tra IP waveform - Kiểm tra tính đúng đắn của đề tài
	23521513	Trần Lê Quốc Thịnh					
4	23520387	Thạch Nguyễn Vũ Duy	Thiết kế và hiện thực vi điều khiển RISC-V 64 bit ứng dụng cho bộ điều khiển UAV	Designing and implementing a 64-bit RISC-V microcontroller for UAV controller applications	TS. Nguyễn Minh Sơn	8h45	- Nên có baseline fly control trong UAV cần sử dụng để so sánh - RTOS bendmark, ứng dụng so sánh ntn? chia tác vụ ntn? - UAV controllet sử dụng kiến trúc ntn?
	23520814	Nguyễn Trường Kiệt					

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
5	23520838	Võ Lê Phước Lâm	Thiết kế bộ vi xử lý 4 lõi RISC-V dựa trên kiến trúc tập lệnh RV32IMA	Designing a quad-core RISC-V microprocessor based on the RV32IMA instruction set architecture	TS. Nguyễn Minh Sơn	9h00	- Đưa khối lượng bus ahb/axi lên tháng 9, mmu tlb đưa lên tháng 10, error handler tháng 11 - Xử lý thanh ghi điều khiển của CPU
	23520840	Vũ Thành Lam					
6	23520550	Đỗ Minh Hội	Thiết kế và hiện thực SoC RISC-V tích hợp bộ tăng tốc ML-DSA trên FPGA	Designing and implementing a RISC-V SoC integrating an ML-DSA hardware accelerator on FPGA	TS. Nguyễn Minh Sơn	9h15	- Kiểm tra lại kiến trúc thiết kế, tốc độ của các khối Ram và UART
	23520470	Đặng Quang Hiếu					
7	23520224	Đinh Khánh Đăng	Thiết kế vi điều khiển tích hợp bộ SHA trên kiến trúc RISC-V	Designing a microcontroller integrating SHA accelerator on RISC-V architecture	TS. Trần Quang Nguyên	9h30	- Kiến trúc cần xem lại, phải có bus, cơ chế interrupt, thanh ghi điều khiển? - Xây dựng kịch bản đánh giá, chức năng waveform kiểm thử, tích hợp vào hệ thống. - Viết lại đề cương và hiệu chỉnh lại.
	23520265	Phạm Chí Đạt					
8	23520245	Dương Phúc Đạt	Thiết kế hệ thống trên chip RISCV tích hợp bộ tăng tốc Shake trên FPGA	Designing a RISCV systom-on-chip intergrating a Shake accelerator on FPGA	TS. Trần Quang Nguyên	9h45	- Xem lại câu trúc dự kiến, vì CPU lúc nào cũng phải chạy, tách core CPU với accelerator riêng, trao đổi thay qua IP hoặc bus tốc độ cao. - Xây dựng kịch bản kiểm tra chip thiết kế. - Mục tiêu thiết kế shake tích hợp trong RISC-V để thực hiện accelerator. - Viết lại đề cương.
	23520253	Ngô Hữu Đạt					
9	22520289	Phan Quốc Dũng	Thiết kế và chế tạo lớp nhạy khí Amonia trên nền vật liệu 2D dựa trên cấu trúc cảm biến	Designing and fabricating an Ammonia-sensitive layer based on two-dimensional materials for gas sensor structures	TS. Trần Quang Nguyên	10h00	- Đề xuất có đúng với thực tế hay không? - Kiến trúc có tốt hơn các cấu trúc khác không? - Xem lại tên đề tài tiếng việt
10	23521712	Lê Anh Tuấn	Hiện thực hệ thống SoC cho mạng ITMN để phân loại tín hiệu ECG 12 đạo trình	Implementing an SoC of ITMN network for 12-lead ECG signal classification	TS. Trần Thị Điểm	10h15	- Tham khảo các mô hình khác nhẹ hơn khảo sát kỹ các giải pháp mới hơn. - Kiểm tra đánh giá kịch bản các mô hình này
	23521771	Nguyễn Hoàng Hải Văn					
11	23521257	Ngô Đỗ Anh Quân	Thiết kế và tích hợp hệ thống SoC dựa trên lõi xử lý RISC-V VexRiscv và bộ tăng tốc nén ảnh JPEG tích hợp DMA	Designing and integrating a RISC-V VexRiscv-based SoC with DMA-enabled JPEG compression accelerator	ThS. Tạ Trí Đức	10h30	Không báo cáo đề cương
	23521283	Lê Nhật Quang					

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
12	22520738	Huỳnh Gia Lâm	Thiết kế phần cứng tăng tốc và tiết kiệm năng lượng cho mô hình LSTM trong bài toán bắt vật thể bằng robot trên FPGA SoC	Designing an accelerating and power-efficient hardware for LSTM model in object-catching task by robots on FPGA SoC	PGS.TS. Lâm Đức Khải, TS. Lê Vũ Trùng Dương	10h45	Không báo cáo đề cương
Phòng E4.3							
1	23520012	Nguyễn Hữu An	Phát triển hệ thống định vị trong nhà bằng tag NFC-BLE không dùng pin	Developing a batteryless NFC-BLE tag-based indoor positioning system	PGS. TS. Trịnh Lê Huy	8h00	- Kiểm tra năng lượng theo thời gian, điều kiện môi trường ảnh hưởng đến năng lượng tiêu thụ, sạc tụ như nào.
	23520342	Cao Thái Dương					
2	23521586	Trần Minh Tiến	Thiết kế hệ thống wake-up receiver tự cấp nguồn từ năng lượng vô tuyến ở tần số 923 MHz trên công nghệ CMOS 90 nm	Designing RF-powered wake-up receiver IC at 923 MHz in 90 nm CMOS technology	PGS.TS. Trịnh Lê Huy	8h15	- Gom lại nội dung thiết kế theo block, ưu tiên thiết kế schematic. Cân nhắc lại khối lượng để tốt nghiệp đúng hạn
3	23520339	Nguyễn Xuân Dũng	Thiết kế bộ tăng tốc giải mã Llama 2-7B trên card tăng tốc FPGA Xilinx Alveo	Designing a Llama 2-7B decoding accelerator on Xilinx Alveo FPGA accelerator card	ThS. Ngô Hiếu Trường	8h30	- Cần làm rõ khối PE, đầu vào dữ liệu, băng thông RAM. - Làm rõ điểm nghẽn PE -- DDR
4	22520096	Đặng Gia Bảo	Thiết kế bộ vi xử lý 4 lõi với mạch lạc cache dựa trên kiến trúc tập lệnh RISC-V RV32IMFA	Designing a quad-core microprocessor with cache coherence based on RISC-V RV32IMFA instruction set architecture	ThS. Nguyễn Thành Nhân, KS. Trần Đại Dương	8h45	Nên kế thừa đề tài trước, tập trung làm rõ cải tiến của đề tài thay vì làm lại từ đầu những thứ đã có, chưa chắc đã tốt hơn đề tài trước (trao đổi với thầy hướng dẫn để chi tiết công việc, khối lượng trong đề tài)
5	23521321	Trương Thiên Quý	Thiết kế bộ vi xử lý thực thi không theo thứ tự dựa trên kiến trúc tập lệnh RISC-V RV32G	Designing an out-of-order microprocessor based on RISC-V RV32G instruction set architecture	ThS. Nguyễn Thành Nhân, KS. Trần Đại Dương	9h00	- Làm rõ tính kế thừa đề tài, tối ưu cái gì. - Đánh giá tài nguyên, đánh đổi cái gì để đạt được mục tiêu (điểm cân bằng hệ thống) - đề tài nên so sánh với các bài báo (nghiên cứu khác khóa luận) để làm baseline so sánh
6	23521419	Phan Hàn Thái	Thiết kế bộ vi xử lý dựa trên kiến trúc tập lệnh RISC-V RV32IF và mở rộng ma trận số thực	Designing a microprocessor based on RISC-V RV32IF instruction set architecture and floating point matrix extension	ThS. Nguyễn Thành Nhân, KS. Trần Đại Dương	9h15	- Lý do sao fix cố định 4x4, để linh hoạt để chứng minh cần có khối này. - Tối ưu tần số cho đề tài
	23521387	Mai Võ Chí Tâm					
7	23521594	Trần Trung Tín	Thiết kế bộ vi xử lý dựa trên kiến trúc tập lệnh RISC-V RV32I với chế độ máy	Designing a microprocessor based on RISC-V RV32I instruction set architecture with machine mode	ThS. Nguyễn Thành Nhân, KS. Trần Đại Dương	9h30	- Làm rõ hơn những phần kế thừa, phần phát triển hơn. Cân nhắc thiết kế giao diện kiểm tra - So sánh với các bài báo hạn chế đề tài khóa luận sinh viên
	23521606	Nguyễn Đức Toàn					

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
8	23520031	Tôn Khánh An	Hiện thực phần cứng CGRA (kiến trúc tái cấu hình hạt thô) cho mật mã hậu lượng tử	A hardware implementation of coarse-grained reconfigurable architecture (CGRA) for post-quantum cryptography	TS. Phạm Hoài Luân, TS. Trần Thị Điểm	9h45	- Cân nhắc thêm thuận toán khác (2 thuật toán) trên CGRA chứng minh cấu hình được
	23520338	Nguyễn Việt Dũng					
9	23520057	Nguyễn Đình Anh	Thiết kế kiến trúc phần cứng tăng tốc cơ chế attention và mạng truyền thẳng cho suy luận mô hình ngôn ngữ lớn trên FPGA	Designing a hardware architecture for accelerating attention mechanism and feed-forward network in large language model inference on FPGA	TS. Phạm Hoài Luân, TS. Trần Thị Điểm	10h00	- Đổi tên đề tài tập trung attention - Tham khảo thêm tài liệu đề tài của nhóm
	23520200	Nguyễn Hoàng Quốc Cường					
10	23520915	Lê Quốc Mạnh	Thiết kế phần cứng lập trình được cho 1-D CNN trên SoC trong phát hiện cơn động kinh từ tín hiệu EEG	Designing a programmable hardware for 1-D CNN on SoC in EEG-based epileptic seizure detection	TS. Phạm Hoài Luân, TS. Trần Thị Điểm	10h15	- khối lượng công việc lớn, sinh viên mới bắt đầu cần làm việc với GV hướng dẫn để đạt yêu cầu khoá luận
	23521255	Lê Anh Quân					
11	23520577	Trần Mạnh Hùng	Thiết kế vi điều khiển lõi RV32IMC tích hợp thiết bị ngoại vi và lõi tăng tốc AI	Designing an RV32IMC-Core microcontroller with integrated peripherals and AI accelerator	TS. Phạm Hoài Luân, TS. Trần Thị Điểm	10h30	- điều chỉnh lại tập trung những vấn đề nhóm đã làm và dự định hướng đến. Việc dùng AI Accelerator chưa chứng minh được hệ thống vì kế thừa phần này.
	23521700	Nguyễn Lê Anh Tú					
12	22520366	Võ Nguyên Giáp	Hiện thực SoC cho bài toán phát hiện sóng R trong tín hiệu ECG bằng mạng học sâu	Implementation of a SoC for R-wave detection in ECG signals using deep learning	TS. Trần Thị Điểm	10h45	Gia hạn từ HK2, NH 2025-2026
13	22521589	Huỳnh Trần Quốc Tú	Nghiên cứu, thiết kế hệ thống bảo mật cho vi điều khiển RISC-V	Research and design of security systems for RISC-V microcontrollers	ThS. Tạ Trí Đức	11h00	Gia hạn từ HK2, NH 2025-2026
Phòng E4.4							
1	22520916	Nguyễn Hoàng Nam	Nghiên cứu và ứng dụng lớp tích chập lượng tử trong phân loại ảnh y tế sử dụng bộ dữ liệu MedMNIST	A research on applying trainable versus fixed quanvolutional filters in medical image classification using MedMNIST dataset	ThS. Nguyễn Duy Xuân Bách	8h00	Cần viết lại toàn bộ đề cương, và có chữ ký sống của giảng viên Việc đánh giá trên 1 seed không thể xem là giới hạn của phương pháp Xác định lại tính khả thi của đề tài, phương thức đánh giá và so sánh 2 mô hình Đánh giá lại khả năng triển khai của đề tài khi triển khai trên môi trường lượng tử giả lập --> Kết quả có còn độ tin cậy không

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
2	23520888	Phan Văn Long	Phát triển hệ thống Holter ECG một chuyển đạo và nghiên cứu khả năng tái tạo ECG đa chuyển đạo bằng mô hình học sâu	Developing a single-lead ECG Holter system and investigating multi-lead ECG reconstruction capabilities using Deep Learning	ThS. Nguyễn Duy Xuân Bách	8h15	Việc đo dữ liệu từ 01 vị trí để suy ra 11 vị trí còn lại mà nhóm đề xuất có vẻ chưa hợp lý. Nhóm cần diễn giải rõ hơn về cơ sở khoa học của phương pháp này. Cần so sánh với dữ liệu chuẩn (đo trên 12 điểm). Có cần calibate thiết bị không. --> Cân nhắc giảm khối lượng công việc, xác định rõ tiêu chí đánh giá và phương pháp nào để so sánh được với dữ liệu chuẩn
	23520813	Nguyễn Quốc Kiệt					
3	23521088	Trần Duy Nhân	Thiết kế hệ thống thu thập điện tâm đồ di động và hỗ trợ chẩn đoán y khoa dựa trên trí tuệ nhân tạo	Designing a mobile electrocardiogram acquisition system with AI-based medical diagnostic support	ThS. Nguyễn Duy Xuân Bách	8h30	Viết lại đề cương (đề cương đang cố tình giảm size chữ để vừa 4 trang) Không nên đưa yếu tố giá thành vào báo cáo Khảo sát lại các sản phẩm và các phương pháp hiện có để xác định rõ khoảng trống nghiên cứu mà nhóm đang muốn giải quyết
	23521086	Nguyễn Viết Thiện Nhân					
4	22520106	Nguyễn Công Gia Bảo	Đánh giá thử nghiệm các phương pháp lượng tử hóa cho mô hình nhận diện biển báo giao thông trên thiết bị nhúng	Evaluating quantization methods for traffic sign recognition models on embedded devices	ThS. Phan Đình Duy	8h45	Cân nhắc cơ sở lập luận các mục tiêu đặt ra cho đề tài so với các đề tài trước đó Đề cương đang thiếu tài liệu tham khảo Phát biểu hạn chế trong phần tổng quan đề tài chưa hợp lý, cần sửa lại
	22520712	Trần Trung Kiên					
5	22520949	Ôn Tấn Nghĩa	Thiết kế gương thông minh tích hợp nhận diện khuôn mặt và trợ lý giọng nói AI	Designing a smart mirror with face recognition and AI voice assistant	ThS. Phan Đình Duy	9h00	Xác định rõ hơn phương pháp thực hiện điều khiển gương bằng giọng nói và két quả đó như thế nào? Định nghĩa rõ hơn cá nhân hóa như thế nào? Những yếu tố nào được cá nhân hóa?
	22520990	Trương Lê Hoàng Thanh Nguyên					
6	21520598	Vũ Huỳnh Nam Anh	Nghiên cứu tối ưu vị trí đặt cảm biến siêu âm hỗ trợ hệ thống phát hiện vật cản bằng LiDAR cho robot di động	A research on optimizing ultrasonic sensor placement to complement LiDAR-based obstacle detection for mobile robots	TS. Nguyễn Minh Sơn, ThS. Phan Đình Duy	9h15	Đề tài cần giải thích rõ về mặt lý thuyết, tính toán hơn cách xác định vị trí đặt cảm biến, dựa trên những tiêu chí nào? Xác định kịch bản thử nghiệm với các cấu hình vị trí khác nhau?
7	23520179	Phùng Minh Chí	Nghiên cứu các phương pháp nhận diện biển số xe mờ	A research on low-resolution license plate recognizers	ThS. Trần Hoàng Lộc	9h30	Đề xuất nhóm đánh giá khả năng hiện thực trên phần cứng So sánh kết quả với các nghiên cứu hiện tại Giải thích rõ hơn về bối cảnh ứng dụng của đề tài
	23520186	Đặng Ngọc Trường Chinh					

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
8	22520397	Đỗ Duy Hào	Cải tiến hiệu suất máy trải vải công nghiệp bằng hệ thống đo khoảng cách tự động sử dụng cảm biến laser ToF	Enhancing performance of industrial fabric spreading machines using a ToF laser-based automatic distance measurement system	TS. Đoàn Duy	9h45	Xác định phương pháp đánh giá làm sao để biết kết quả của hệ thống là chính xác? Làm việc với GVHD để có phương án demo và đánh giá đề tài? Cần tìm hiểu các nghiên cứu liên quan trong bài toán này?
9	23520568	Nguyễn Minh Hùng	Ước lượng huyết áp không xâm lấn từ tín hiệu quang thể tích (PPG) và điện tâm đồ (ECG) bằng máy học	Estimating Non-invasive blood pressure from photoplethysmography (PPG) and electrocardiography (ECG) using machine learning	TS. Phạm Quốc Hùng, ThS. Nguyễn Thành Nhân	10h00	Không báo cáo đề cương
10	23520821	Trần Tuấn Kiệt	Đo độ ngọt cà chua bi sử dụng quang phổ cận hồng ngoại và mô hình học máy	Measuring sweetness level of cherry tomato using near-infrared spectroscopy and machine learning	TS. Phạm Quốc Hùng, ThS. Nguyễn Thành Nhân	10h15	Không báo cáo đề cương
	23521164	Lê Trần Huỳnh Phong					
11	23521311	Thái Công Anh Quốc	Phát triển hệ thống xem tĩnh mạch giá rẻ cho y tế sử dụng công nghệ hình ảnh cận hồng ngoại.	Developing a low-cost vein visualization system for medical applications using near-infrared imaging technology	TS. Phạm Quốc Hùng, ThS. Nguyễn Thành Nhân	10h30	Không báo cáo đề cương
12	22521544	Nguyễn Xuân Trí	Nghiên cứu và xây dựng hệ thống khóa cửa thông minh sử dụng nhận dạng khuôn mặt trên nền tảng Raspberry Pi	Research and development of a face recognition–based smart door lock system on the Raspberry Pi platform	ThS. Phan Đình Duy	10h45	Gia hạn từ HK2, NH 2025-2026