

DANH SÁCH HỘI ĐỒNG CHẤM KHÓA LUẬN TỐT NGHIỆP
Đợt: 2 - Năm học: 2024 - 2025 - Thời gian bảo vệ: 14-15/07/2025

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
Phòng E6.1											
1	21521391	Đào Phước Tài	Thiết kế hệ thống SoC dựa trên bộ xử lý RISC-V 32-bit với mã hoá H.264 nội khung trên FPGA	Design of a RISC-V 32-bit processor-based SoC with H.264 intra-frame encoding on FPGA	ThS. Ngô Hiếu Trường	ThS. Hồ Ngọc Diễm	CQĐT	14/07/2025	E6.1	S1	8h00
	21520301	Nguyễn Anh Khôi									
2	21522597	Mai Đức Thành	Nghiên cứu triển khai và đánh giá thuật toán nén ảnh tối ưu cho lưu trữ trên FPGA	Research on the implementation and evaluation of an optimal image compression algorithm for storage on FPGA	ThS. Ngô Hiếu Trường	ThS. Hồ Ngọc Diễm	CQĐT Đổi tên đề tài	14/07/2025	E6.1	S2	8h30
	21521985	Nguyễn Văn Dược									
3	21520603	Đỗ Trí Gia Bảo	Tối ưu hóa mô hình YOLO v3-tiny sử dụng DPU trên FPGA	Optimizing the YOLO v3-tiny model using DPU on FPGA	ThS. Ngô Hiếu Trường	ThS. Hồ Ngọc Diễm	CQĐT	14/07/2025	E6.1	S3	9h00
	21520615	Nguyễn Minh Bảo									
4	21521343	Nguyễn Hà Nhật Quang	Tối ưu hóa mô hình CNNs trên FPGA sử dụng OpenVINO	Optimizing CNN models on FPGA using OpenVINO	ThS. Ngô Hiếu Trường	ThS. Hồ Ngọc Diễm	CQĐT	14/07/2025	E6.1	S4	9h30
	21520412	Nguyễn Minh Quân									
5	21520752	Lê Công Khởi Dương	Hiện thực phần cứng hệ thống phân loại biển báo giao thông sử dụng mạng nơ ron tích chập	Hardware implementation for traffic sign classification system using convolutional neural network	TS. Lâm Đức Khải	ThS. Tạ Trí Đức	CQĐT	14/07/2025	E6.1	S5	10h00
6	21521966	Phạm Trí Đức	Thiết kế bộ vi xử lý 2 lõi dựa trên kiến trúc tập lệnh RISC-V RV32ICMFA	Designing a dual-core CPU based-on the RISC-V RV32ICMFA instruction set	ThS. Phạm Minh Quân	TS. Trần Thị Diễm	CLC-VN Đổi tên đề tài	14/07/2025	E6.1	C1	13h30
	21521393	Khuu Thành Tài									

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
7	21522703	Lê Đức Trí	Thiết kế và hiện thực mô hình phân đoạn làn đường và nhận diện vạch kẻ đường theo thời gian thực trên thiết bị biên	Designing and implementing an efficient model for drivable area segmentation and lane detection on real-time edge devices	ThS. Phạm Minh Quân	TS. Trần Thị Diễm	CLC-VN Đổi tên đề tài	14/07/2025	E6.1	C2	14h00
8	21520416	Trần Hải Quang	Nghiên cứu và triển khai hệ thống SoC bảo mật với AES-128 trên nền tảng RISC-V	Research and build a secure SoC system with AES-128 on the RISC-V platform	TS. Nguyễn Minh Sơn	ThS. Trương Văn Cường	CQĐT	14/07/2025	E6.1	C3	14h30
9	21521811	Nguyễn Thành An	Nghiên cứu và phát triển bộ kiểm thử RISC-V SoC	Research and development of a test suite for RISC-V SoC	TS. Nguyễn Minh Sơn	ThS. Trương Văn Cường	CQĐT Đổi tên đề tài	14/07/2025	E6.1	C4	15h00
	21520312	Nguyễn Đăng Anh Kiệt									
10	21521640	Vũ Hoàng Tuấn	Thiết kế vi điều khiển 32 bit lõi RISC-V tích hợp mã hóa NTRU	Design of a 32-bit RISC-V core microcontroller with NTRU encryption	ThS. Tạ Trí Đức	ThS. Trương Văn Cường	CQĐT	14/07/2025	E6.1	C5	15h30
	21520936	Trần Hoàng Gia Huy									
Phòng E6.3											
1	21521157	Lê Nguyễn Nhựt Nam	Ứng dụng mô hình mạng Inception để phân loại nhịp tim trên SoC-FPGA	Applying the Inception Network Model for Heartbeat Classification on an SoC-FPGA	TS. Trần Thị Diễm	TS. Nguyễn Hoài Nhân	CLC-VN	14/07/2025	E6.3	S1	8h00
2	21520366	Nguyễn Gia Bảo Ngọc	Phát triển trình mô phỏng SoC	SoC simulator development	ThS. Phạm Minh Quân, KS. Trần Đại Dương	TS. Nguyễn Hoài Nhân	CQĐT	14/07/2025	E6.3	S2	8h30
3	21520599	Hoàng Phan Thành Bách	Thiết kế và hiện thực bộ tăng tốc phần cứng trên FPGA phục vụ quá trình mô phỏng gene	Designing and implementing an FPGA-based hardware accelerator for gene simulation	ThS. Phạm Minh Quân, KS. Trần Đại Dương	TS. Nguyễn Hoài Nhân	CQĐT Đổi tên đề tài	14/07/2025	E6.3	S3	9h00
	21520293	Nguyễn Thanh Khoa									
4	21521810	Nguyễn Quốc Trường An	Thiết kế bộ điều khiển đồng bộ cache cho hệ thống đa vi xử lý dựa trên lõi CPU RISC-V RV32I	Designing a cache coherence controller for multiprocessor systems based on RISC-V RV32I CPU core	ThS. Phạm Minh Quân, KS. Trần Đại Dương	TS. Nguyễn Hoài Nhân	CQĐT Đổi tên đề tài	14/07/2025	E6.3	S4	9h30
	21522750	Dương Hoàng Tuấn									

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian báo cáo
5	21522216	Nguyễn Bình Khiêm	Thiết kế vi xử lý dựa trên kiến trúc tập lệnh RISC-V RV32IV	Designing a CPU core using the RISC-V RV32IV instruction set	ThS. Phạm Minh Quân, KS. Trần Đại Dương	TS. Nguyễn Hoài Nhân	CQĐT Đổi tên đề tài	14/07/2025	E6.3	S5	10h00
	21521612	Nguyễn Đức Tú									
6	21521330	Nguyễn Minh Quân	Nghiên cứu, thiết kế ASIP cho bài toán Deep Learning	Research, hardware design of ASIP for Deep Learning application.	TS. Lâm Đức Khải	ThS. Tạ Trí Đức	CQĐT	14/07/2025	E6.3	C1	13h30
	21520601	Nguyễn Trần Xuân Bách									
7	21521521	Lê Nguyễn Hương Tiên	Phát triển bộ đồng xử lý mật mã hậu lượng tử dựa trên RISC-V trên FPGA	Developing a RISC-V-based post-quantum cryptographic coprocessor on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Tạ Trí Đức	CQĐT	14/07/2025	E6.3	C2	14h00
8	21522016	Đặng Quỳnh Duyên	Phát triển bộ tăng tốc mô phỏng lượng tử dựa trên hàm sóng có thể cấu hình, tiết kiệm năng lượng trên FPGA	Developing a power-efficient, configurable wave function-based quantum simulation accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Tạ Trí Đức	CQĐT	14/07/2025	E6.3	C3	14h30
9	21522073	Lê Trần Xuân Hiếu	Phát triển bộ tăng tốc mô phỏng lượng tử tiết kiệm năng lượng trên FPGA	Developing an energy-efficient quantum simulation accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	TS. Trần Thị Diễm	CLC-VN	14/07/2025	E6.3	C4	15h00
10	21522261	Phạm Anh Kiệt	Phát triển bộ tăng tốc mã hóa hậu lượng tử SPHINCS+ tốc độ cao trên FPGA	Developing a high-speed SPHINCS+ post-quantum cryptography accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	TS. Trần Thị Diễm	CLC-VN	14/07/2025	E6.3	C5	15h30
Phòng E4.4											
1	21521913	Lương Văn Đại	Đánh giá hiệu quả thiết kế CNN trên hệ thống SoC qua phương pháp tự thiết kế và HLS	Evaluating the efficiency of CNN design on SoC system through self-design and HLS methods	TS. Trần Thị Diễm	PGS. TS. Trịnh Lê Huy	CLC-VN Đổi tên đề tài	14/07/2025	E4.4	S1	8h00
2	20521078	Phạm Tuấn Anh	Phát triển bộ kiểm thử cho CPU RISC-V RV32SI	Developing a test suite for RISC-V RV32SI CPU	ThS. Phạm Minh Quân	PGS. TS. Trịnh Lê Huy	CLC-VN Đổi tên đề tài	14/07/2025	E4.4	S2	8h30

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian báo cáo
3	21522550	Đào Cao Sơn	Thiết kế bộ xử lý ngoại lệ cho bộ xử lý RISC-V RV32i	Designing exception handling for an RV32i processor	ThS. Phạm Minh Quân	PGS. TS. Trịnh Lê Huy	CLC-VN	14/07/2025	E4.4	S3	9h00
	21521060	Trần Thái Nhật Lâm									
4	21521290	Nguyễn Đoàn Hoàng Phúc	Thiết kế vi điều khiển RISC-V tích hợp mã hóa cứng hướng đến tiết kiệm năng lượng	Implement a RISC-V microcontroller with hardware encryption aimed at reducing power consumption	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	PGS. TS. Trịnh Lê Huy	CLC-VN	14/07/2025	E4.4	S4	9h30
5	21522498	Nguyễn Thường Quân	Thiết kế bộ tăng tốc xử lý lượng tử	Design quantum processing operator accelerator	ThS. Phạm Minh Quân, KS. Trần Đại Dương	ThS. Trương Văn Cường	CQĐT	14/07/2025	E4.4	S5	10h00
	21520350	Nguyễn Vũ Anh Minh									
6	21520745	Nguyễn Thân Chí Dũng	Thiết kế phần cứng phát hiện nhịp tim bất thường trong tín hiệu điện tâm đồ dựa trên thuật toán phân cụm mẫu	Hardware design for abnormal beat detection in ECG signal base on template cluster algorithm	TS. Trần Thị Diễm	ThS. Ngô Hiếu Trường	CQĐT	14/07/2025	E4.4	C1	13h30
	21522793	Nguyễn Thành Vinh									
7	21521254	Nguyễn Quốc Pháp	Thiết kế vi xử lý RISC-V tối ưu cho bài toán mạng thần kinh tích chập trên FPGA	Design of an Optimized RISC-V Processor for Convolutional Neural Network Tasks on FPGA	TS. Trần Thị Diễm	ThS. Ngô Hiếu Trường	CQĐT	14/07/2025	E4.4	C2	14h00
8	21521351	Võ Văn Quang	Tổng hợp bậc cao từ Python đến RTL cho mạng nơ-ron sâu trên hệ thống SoC	High-level synthesis from Python to RTL for deep neural network on SoC system	TS. Trần Thị Diễm	ThS. Ngô Hiếu Trường	CQĐT	14/07/2025	E4.4	C3	14h30
9	21522580	Kha Quốc Thái	Hiện thực ứng dụng phân loại tín hiệu ECG dựa trên mạng học sâu từ mức logic đến mức vật lý	Implementation of an ECG Signal Classification Application Based on Deep Learning from the Logic Level to the Physical Level	TS. Trần Thị Diễm	ThS. Ngô Hiếu Trường	CQĐT	14/07/2025	E4.4	C4	15h00
	21520447	Nguyễn Hoàng Thân									
10	21521970	Trương Duy Đức	Thiết kế và mô phỏng mô hình điện di ion ngược bằng phần mềm Comsol dựa trên phương pháp theo dõi đường huyết không xâm lấn	Comsol multiphysics software application in modeling reverse iontophoresis for noninvasive glycemic monitoring	TS. Trần Quang Nguyên, TS. Phạm Quốc Hùng	ThS. Nguyễn Duy Xuân Bách	CLC-VN	14/07/2025	E4.4	C5	15h30
	21522686	Nguyễn Phúc Song Toàn (CQĐT)									

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian báo cáo
Phòng E11.2											
1	21522012	Trần Quang Duy	Thiết kế môi trường kiểm định CPU RISC-V RV64I với bộ mở rộng I, M, C	Design of a verification environment for RISC-V RV64I CPU with I, M, and C extensions	TS. Trần Thị Diễm	TS. Đoàn Duy	CLC-VN Đổi tên đề tài	14/07/2025	E11.2	S1	8h00
2	21521649	Nguyễn Xuân Tùng	Nghiên cứu và thiết kế vi mạch phục vụ quá trình kiểm tra chip bộ nhớ	Study on designing a test chip for memory testing process	ThS. Phan Đình Duy, ThS. Hồ Nam Tịnh (Fadaday)	TS. Đoàn Duy	CQĐT	14/07/2025	E11.2	S2	8h30
3	21522602	Phạm Công Thành	Nghiên cứu và thiết kế vi mạch phục vụ quá trình kiểm tra chip bộ nhớ	Study on designing a test chip for memory testing process	TS. Phạm Quốc Hùng, ThS. Hồ Nam Tịnh (Fadaday)	TS. Đoàn Duy	CLC-VN	14/07/2025	E11.2	S3	9h00
	21522664	Trần Thị Ngọc Thúy									
4	21520979	Nguyễn Duy Khanh	Đo pH không xâm lấn trong nước sử dụng quang phổ cận hồng ngoại và học máy	Non-invasive pH measurement in water using near-infrared spectroscopy and machine learning	TS. Phạm Quốc Hùng	TS. Đoàn Duy	CLC-EN	14/07/2025	E11.2	S4	9h30
	21520240	Hà Việt Hoàng									
5	21522612	Bùi Văn Thi	Thiết kế vật lý hệ thống trên chip sử dụng lõi RISC-V	Physical design of system on chip using RISC-V core	ThS. Tạ Trí Đức, TS. Trần Quang Nguyên	TS. Đoàn Duy	CLC-VN	14/07/2025	E11.2	S5	10h00
	21522631	Dương Gia Thiều									
6	21520684	Trần Lê Minh Đăng	Hệ thống phát hiện và phân loại phương tiện đi sai làn đường sử dụng kỹ thuật lượng tử hóa sau huấn luyện trên Raspberry Pi	Wrong-lane vehicle detection and classification system using post-training quantization technique on Raspberry Pi	ThS. Phan Đình Duy	ThS. Nguyễn Thanh Thiện	CQĐT	14/07/2025	E11.2	C1	13h30
	21520697	Lê Hữu Đạt									
7	21522769	Phan Châu Thanh Tùng	Nghiên cứu và thử nghiệm phương pháp lượng tử hóa trong huấn luyện (Quantization-aware Training) cho mô hình AI trên kit Raspberry Pi	Research and testing quantization-aware training method on Raspberry Pi kit	ThS. Phan Đình Duy	ThS. Nguyễn Thanh Thiện	CQĐT	14/07/2025	E11.2	C2	14h00
8	21522230	Nguyễn Phan Khoa	Phát triển hệ thống hiển thị thông minh	Development of Intelligent Display Systems	ThS. Phan Đình Duy	ThS. Nguyễn Thanh Thiện	CQĐT	14/07/2025	E11.2	C3	14h30

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	CB HƯỚNG DẪN	CÁN BỘ PHẢN BIỆN	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
9	21521860	Phùng Đức Bảo	Thiết kế và hiện thực bộ hiển thị đa chức năng	Design and implementation of a multifunctional display unit	ThS. Phan Đình Duy	ThS. Trần Hoàng Lộc	CQĐT	14/07/2025	E11.2	C4	15h00
	21522727	Trần Triều Trung									
10	21521988	Hoàng Trọng Dương	Nghiên cứu và ứng dụng công nghệ BLE vào smarthome	Research and Application of BLE Technology in Smart Homes	ThS. Phan Đình Duy	ThS. Trần Hoàng Lộc	CQĐT	14/07/2025	E11.2	C5	15h30