

DANH SÁCH SINH VIÊN BÁO CÁO TIẾN ĐỘ GIỮA KỲ KHÓA LUẬN TỐT NGHIỆP
Học kỳ 2 - Năm học: 2024 - 2025

Thời gian bắt đầu hội đồng: **Sáng từ 8h00, chiều từ 13h15, thứ Sáu, ngày 25/04/2025.**
Địa điểm: **Phòng E6,1, E6.3, E4.3**
Thời gian tối đa cho 1 đề tài là 15 phút: **5 phút SV báo cáo (từ 5-7 slide báo cáo) + 10 phút hội đồng góp ý**

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
Phòng E6.1									
1	21521391	Đào Phước Tài	Thiết kế hệ thống SoC dựa trên bộ xử lý RISC-V 32-bit với mã hoá H.264 nội khung trên FPGA	Design of a RISC-V 32-bit processor-based SoC with H.264 intra-frame encoding on FPGA	ThS. Ngô Hiếu Trường	CQĐT	E6.1	8h00	Tìm hiểu lại các tín hiệu bus AXI. Thiết kế lại mô hình SoC đề xuất. Xem lại sai số của bộ Transform và Quantization. Kiểm tra cách đánh giá: tốc độ, tỉ lệ nén và chỉ số PSNR
	21520301	Nguyễn Anh Khôi							
2	21522597	Mai Đức Thành	Nghiên cứu và phát triển phương pháp nén ảnh hiệu quả cho việc tối ưu hóa dung lượng và chất lượng hình ảnh	Research and development of an efficient image compression method for optimizing storage capacity and image quality	ThS. Ngô Hiếu Trường	CQĐT	E6.1	8h15	Viết lại đề cương, đưa ra mục tiêu mong muốn cụ thể và chính xác. Kết quả mong muốn khi so sánh với các bài báo tham khảo.
	21521985	Nguyễn Văn Dực							
3	21520603	Đỗ Trí Gia Bảo	Tối ưu hóa mô hình YOLO v3-tiny sử dụng DPU trên FPGA	Optimizing the YOLO v3-tiny model using DPU on FPGA	ThS. Ngô Hiếu Trường	CQĐT	E6.1	8h30	Tìm hiểu kịch bản đánh giá độ chính xác của giải thuật.
	21520615	Nguyễn Minh Bảo							
4	21521343	Nguyễn Hà Nhật Quang	Tối ưu hóa mô hình CNNs trên FPGA sử dụng OpenVINO	Optimizing CNN models on FPGA using OpenVINO	ThS. Ngô Hiếu Trường	CQĐT	E6.1	8h45	Cập nhật lại đề cương, cập nhật giới hạn các mô hình CNN dùng để tối ưu, cập nhật giới hạn về dataset
	21520412	Nguyễn Minh Quân							
5	21520752	Lê Công Khởi Dương	Hiện thực phần cứng hệ thống phân loại biển báo giao thông sử dụng mạng nơ ron tích chập	Hardware implementation for traffic sign classification system using convolutional neural network	TS. Lâm Đức Khải	CQĐT	E6.1	9h00	Kiểm tra lại cách tối ưu mô hình, cách đánh giá độ chính xác
6	21521330	Nguyễn Minh Quân	Nghiên cứu, thiết kế ASIP cho bài toán Deep Learning	Research, hardware design of ASIP for Deep Learning application.	TS. Lâm Đức Khải	CQĐT	E6.1	9h15	Tìm hiểu về mô hình dự định áp dụng cho đề tài, giải thuật để chia dữ liệu vào các core DNN-SIP phụ thuộc vào input và mô hình
	21520601	Nguyễn Trần Xuân Bách							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
7	21521521	Lê Nguyễn Hương Tiên	Phát triển bộ đồng xử lý mật mã hậu lượng tử dựa trên RISC-V trên FPGA	Developing a RISC-V-based post-quantum cryptographic coprocessor on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CQĐT	E6.1	9h30	Kiểm tra lại số chu kỳ của các giải thuật khác chạy trên ALU so với số chu kỳ của khối Specialized Unit.
8	21522016	Đặng Quỳnh Duyên	Phát triển bộ tăng tốc mô phỏng lượng tử dựa trên hàm sóng có thể cấu hình, tiết kiệm năng lượng trên FPGA	Developing a power-efficient, configurable wave function-based quantum simulation accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CQĐT	E6.1	9h45	Đã trình bày đề cương
9	21522073	Lê Trần Xuân Hiếu	Phát triển bộ tăng tốc mô phỏng lượng tử tiết kiệm năng lượng trên FPGA	Developing an energy-efficient quantum simulation accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.1	10h00	Đã trình bày đề cương
10	21522261	Phạm Anh Kiệt	Phát triển bộ tăng tốc mã hóa hậu lượng tử SPHINCS+ tốc độ cao trên FPGA	Developing a high-speed SPHINCS+ post-quantum cryptography accelerator on FPGA	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.1	10h15	Xem xét triển khai trên phần cứng, nêu lên những nét nổi bật của phương pháp thực hiện
11	21521157	Lê Nguyễn Nhật Nam	Ứng dụng mô hình mạng Inception để phân loại nhịp tim trên SoC-FPGA	Applying the Inception Network Model for Heartbeat Classification on an SoC-FPGA	TS. Trần Thị Điềm	CLC-VN	E6.1	10h30	Tìm hiểu kĩ lại các đặc tính của dữ liệu và kiến trúc của mô hình CNN, kiểm tra lại mục tiêu về Hardware Resource Efficiency
12	21521913	Lương Văn Đại	Đánh giá hiệu quả thiết kế hệ thống SoC bằng phương pháp tự thiết kế và HLS	Evaluation of SoC System Design Efficiency Using Manual Design and High-Level Synthesis	TS. Trần Thị Điềm	CLC-VN	E6.1	10h45	Viết lại đề cương, mục tiêu đề tài, làm rõ phương pháp để cải tiến , tối ưu thiết kế
13	21522012	Trần Quang Duy	Thiết kế môi trường kiểm định kiến trúc CPU RISC-V	Design of a Verification Environment for RISC-V CPU Architecture	TS. Trần Thị Điềm	CLC-VN	E6.1	11h00	Đã trình bày đề cương
14	21520745	Nguyễn Thân Chí Dũng	Thiết kế phần cứng phát hiện nhịp tim bất thường trong tín hiệu điện tâm đồ dựa trên thuật toán phân cụm mẫu	Hardware design for abnormal beat detection in ECG signal base on template cluster algorithm	TS. Trần Thị Điềm	CQĐT	E6.1	11h15	Đã trình bày đề cương
	21522793	Nguyễn Thành Vinh							
15	21521254	Nguyễn Quốc Pháp	Thiết kế vi xử lý RISC-V tối ưu cho bài toán mạng thần kinh tích chập trên FPGA	Design of an Optimized RISC-V Processor for Convolutional Neural Network Tasks on FPGA	TS. Trần Thị Điềm	CQĐT	E6.1	11h30	Viết lại đề cương, xác định chi tiết mục tiêu, giới hạn của đề tài.

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
16	21521351	Võ Văn Quang	Tổng hợp bậc cao từ Python đến RTL cho mạng nơ-ron sâu trên hệ thống SoC	High-level synthesis from Python to RTL for deep neural network on SoC system	TS. Trần Thị Diễm	CQĐT	E6.1	13h15	Cập nhật đề cương, cập nhật chi tiết giới hạn của đề tài
17	21522580	Kha Quốc Thái	Hiện thực ứng dụng phân loại tín hiệu ECG dựa trên mạng học sâu từ mức logic đến mức vật lý	Implementation of an ECG Signal Classification Application Based on Deep Learning from the Logic Level to the Physical Level	TS. Trần Thị Diễm	CQĐT	E6.1	13h30	Cần làm chi tiết hơn về mục tiêu đề tài, các ràng buộc cần đạt được khi thiết kế physical, các phương pháp đánh giá để cải tiến theo mục tiêu.
	21520447	Nguyễn Hoàng Thân							
18	21520366	Nguyễn Gia Bảo Ngọc	Phát triển trình mô phỏng SoC	SoC simulator development	ThS. Phạm Minh Quân, KS. Trần Đại Dương	CQĐT	E6.1	13h45	Xem xét lại cơ chế quản lý bộ nhớ, mối quan hệ MMU và DMA, sự khác biệt giữa interconnect và sub-interconnect. Xây dựng kịch bản các script để kiểm tra, đánh giá hệ thống. Cập nhật chi tiết về giới hạn đề tài.
19	21520599	Hoàng Phan Thành Bách	Phát triển bộ tăng tốc trình tự phát sinh loài	Phylogenetic sequence accelerator development	ThS. Phạm Minh Quân, KS. Trần Đại Dương	CQĐT	E6.1	14h00	Đánh giá việc triển khai trên phần cứng so với phần mềm. Bổ sung kịch bản kiểm tra, đánh giá tốc độ với error. Xem xét bộ dữ liệu input.
	21520293	Nguyễn Thanh Khoa							
20	21521810	Nguyễn Quốc Trường An	Phát triển trình điều khiển Cache Coherence trong hệ thống trên chip	SoC Cache Coherence controller development	ThS. Phạm Minh Quân, KS. Trần Đại Dương	CQĐT	E6.1	14h15	Vẽ lại kiến trúc Cache, xem xét cách mapping, hiện thực cache trên phần cứng. Bổ sung kịch bản kiểm tra.
	21522750	Dương Hoàng Tuấn							
21	21522216	Nguyễn Bính Khiêm	Thiết kế bộ điều khiển phân phối dữ liệu cho vector	Vector data distribution controller design	ThS. Phạm Minh Quân, KS. Trần Đại Dương	CQĐT	E6.1	14h30	Đánh giá tốc độ thực thi của các vector, kịch bản đánh giá cho các dữ liệu 8, 16, 32 bit, hiện thực trên fpga khi truy xuất các vùng nhớ, đổi tên đề tài: "Thiết kế bộ điều khiển phân phối dữ liệu cho các lệnh vector"
	21521612	Nguyễn Đức Tú							
22	21522498	Nguyễn Thường Quân	Thiết kế bộ tăng tốc xử lý lượng tử	Design quantum processing operator accelerator	ThS. Phạm Minh Quân, KS. Trần Đại Dương	CQĐT	E6.1	14h45	Viết lại đề cương chi tiết, so sánh tốc độ mô phỏng và trên fpga, đổi tên đề tài
	21520350	Nguyễn Vũ Anh Minh							
23	21521966	Phạm Trí Đức	Phát triển bộ vi xử lý RISC-V đa lõi	Multi-core RISC-V processor development	ThS. Phạm Minh Quân	CLC-VN	E6.1	15h00	Chứng minh việc song song hóa các lệnh mới trên pipeline, kịch bản đánh giá kiểm tra sự đồng bộ data, thiết kế lại bus connect cho đúng chuẩn
	21521393	Khru Thành Tài							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
24	21522703	Lê Đức Trí	Nghiên cứu và xây dựng mô hình phân đoạn làn đường và nhận diện vạch kẻ làn đường thời gian thực cho bài toán xe tự hành trên thiết bị biên	Research and develop an efficient model for drivable area segmentation and lane detection for edge-based autonomous vehicle tasks	ThS. Phạm Minh Quân	CLC-VN	E6.1	15h15	Đã trình bày đề cương
25	20521078	Phạm Tuấn Anh	Phát triển bộ kiểm thử RISC-V	RISC-V testsuite development	ThS. Phạm Minh Quân	CLC-VN	E6.1	15h30	Xem xét cách kiểm tra, đánh giá và so sánh với các model kiểm tra khác. Bổ sung chi tiết giới hạn đề tài.
26	21522550	Đào Cao Sơn	Thiết kế bộ xử lý ngoại lệ cho bộ xử lý RISC-V RV32i	Designing exception handling for an RV32i processor	ThS. Phạm Minh Quân	CLC-VN	E6.1	15h45	Vẽ lại kiến trúc CPU có khối exception, đặt lại tên đề tài: "Thiết kế exception cho bộ xử lý RISC-V 32 bit", gom lại mục tiêu đề tài
	21521060	Trần Thái Nhật Lâm							
27	21521290	Nguyễn Đoàn Hoàng Phúc	Thiết kế vi điều khiển RISC-V tích hợp mã hóa cứng hướng đến tiết kiệm năng lượng	Implement a RISC-V microcontroller with hardware encryption aimed at reducing power consumption	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	CLC-VN	E6.1	16h00	Hiệu chỉnh đề cương, thiết kế các kịch bản kiểm tra, đổi tên đề tài

Phòng E6.3

1	21520558	Đỗ Duy Anh	Xử lý ảnh nhận diện lỗi hư hỏng của container	Container damage detection using image processing	ThS. Nguyễn Duy Xuân Bách, PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	8h00	- Bổ sung thêm 1 GVHD đủ tiêu chuẩn - Cần xác định rõ sản phẩm phần cứng dự kiến, các giới hạn ứng dụng, giới hạn mục tiêu của đề tài. - Cần tham khảo rõ các công trình nghiên cứu đã có.
	21521011	Phạm Lê Minh Khôi							
2	21521296	Phan Hoàng Phúc	Hệ thống chăm sóc, giám sát nhà yến	Embedded system for monitoring swiftlet birdhouses	ThS. Nguyễn Duy Xuân Bách, PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	8h15	Giới hạn lại các nội dung, mục tiêu và địa chỉ dự kiến khảo sát để đánh giá
	21521675	Nguyễn Phan Quang Vinh							
3	21521337	Lê Công Quang	Phân biệt người trầm cảm bằng tín hiệu sóng não	Depression detection using EEG signals	ThS. Nguyễn Duy Xuân Bách, PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	8h30	Nghiên cứu về mặt giải pháp và quy trình là khả thi. Cần đảm bảo tính xác thực của dữ liệu sử dụng cho quá trình huấn luyện, việc gán nhãn, độ chính xác của thiết bị, kịch bản kiểm tra, đánh giá

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
4	21521459	Lê Đăng Thiên (CQĐT)	Hệ thống giám sát nhịp tim từ xa cho gia đình	Family remote heart beat monitoring system	ThS. Nguyễn Duy Xuân Bách, PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	8h45	Cần giới hạn lại nội dung thực hiện của đề tài. Cần tập trung khảo sát sai số của cảm biến theo các ngữ cảnh khác nhau, làm tiền đề cho việc phát triển giải pháp ứng dụng.
	21522060	Lê Văn Hiến							
5	21520441	Trần Nguyễn Nhựt Tâm	Xây dựng trạm quan trắc môi trường cục bộ chi phí thấp và hệ thống lưu trữ dữ liệu thời tiết cho mục đích nghiên cứu và phát triển dự báo	Development of a low-cost local environmental monitoring station and weather data storage system for research and forecasting purposes	ThS. Nguyễn Duy Xuân Bách, PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	9h00	- Cần nhắc đổi tên đề tài, tập trung vào việc xây dựng module thu thập dữ liệu quan trắc môi trường
	21521068	Trương Tuấn Lân							
6	21520622	Phạm Trần Gia Bảo	Phân tích sóng phát ra từ cây xanh và giải mã tình trạng cây xanh	Analyze the waves emitted from trees and decode the condition of trees	ThS. Nguyễn Duy Xuân Bách	CQĐT	E6.3	9h15	- Cần xác định lại giới hạn nội dung của đề tài: phân tích mối liên hệ giữa sóng phát ra từ cây trồng và tình trạng sinh trưởng; xây dựng thành công bộ dữ liệu sóng sinh trưởng của cây trồng. - Cần làm rõ chủng loại cây để thuận lợi cho việc đánh giá kết quả
7	21521346	Nguyễn Minh Quang	Hiện thực phát hiện bạo lực trên hệ thống nhúng	Implementing violence detection on embedded system	ThS. Nguyễn Thanh Thiện, KS. Thân Thế Tùng	CQĐT	E6.3	9h30	- Mô hình tham chiếu Garchia-Cobo (2023) - Xem xét điều chỉnh các tiêu chí, thông số, giới hạn của đề tài
8	21520684	Trần Lê Minh Đăng	Hệ thống phát hiện và phân loại phương tiện đi sai làn đường sử dụng kỹ thuật lượng tử hóa sau huấn luyện trên Raspberry Pi	Wrong-lane vehicle detection and classification system using post-training quantization technique on Raspberry Pi	ThS. Phan Đình Duy	CQĐT	E6.3	9h45	- Làm rõ kết quả/nghiên cứu làm tham chiếu so sánh - Tập trung vào tính năng nào cần cải tiến
	21520697	Lê Hữu Đạt							
9	21522769	Phan Châu Thanh Tùng	Nghiên cứu và thử nghiệm phương pháp lượng tử hóa trong huấn luyện (Quantization-aware Training) cho mô hình AI trên kit Raspberry Pi	Research and testing quantization-aware training method on Raspberry Pi kit	ThS. Phan Đình Duy	CQĐT	E6.3	10h00	Phân tích các kỹ thuật tiềm năng để có thể cải tiến tốc độ xử lý
10	21521649	Nguyễn Xuân Tùng	Nghiên cứu và thiết kế vi mạch phục vụ quá trình kiểm tra chip bộ nhớ	Study on designing a test chip for memory testing process	ThS. Phan Đình Duy, ThS. Hồ Nam Tịnh (Fadaday)	CQĐT	E6.3	10h15	

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
11	21521860	Phùng Đức Bảo	Thiết kế và hiện thực bộ hiển thị đa chức năng	Design and implementation of a multifunctional display unit	ThS. Phan Đình Duy	CQĐT	E6.3	10h30	- Ưu tiên xử lý giọng nói - Đổi tên đề tài, hướng tới hiển thị thông minh (không chỉ là gương)
	21522727	Trần Triều Trung							
12	21521988	Hoàng Trọng Dương	Nghiên cứu và ứng dụng công nghệ BLE vào smarthome	Research and Application of BLE Technology in Smart Homes	ThS. Phan Đình Duy	CQĐT	E6.3	10h45	- Xác định rõ mục tiêu: cải tiến mô hình đã có (từ 1 node thành nhiều node) - Chú ý kịch bản demo, phương pháp đánh giá - Giới hạn đề tài: 3 phòng, số lượng thiết bị cố định (không thêm mới)
13	21522230	Nguyễn Phan Khoa	Phát triển hệ thống hiển thị thông minh	Development of Intelligent Display Systems	ThS. Phan Đình Duy	CQĐT	E6.3	11h00	- Đánh giá: So sánh với nhóm trước (Bảo + Trung) - Nên giới hạn công nghệ sử dụng: cử chỉ tay hoặc giọng nói - Tăng cường sự tương tác với người dùng - Xác định rõ ngữ cảnh (môi trường, vị trí) đặt gương để hiển thị nội dung cho phù hợp
14	21522381	Nguyễn Tiến Ngọc	Robot hút bụi sử dụng lidar	Vacuum cleaner robot using lidar	ThS. Phan Đình Duy	CQĐT	E6.3	11h15	- Nên tập trung vào hiệu suất đường đi của robot (tránh chổng lẩn giữa những làn di chuyển), có thể bỏ app mobile
	21522390	Nguyễn Bảo Nguyên							
15	21522768	Huỳnh Bảo Tùng	Nghiên cứu và thử nghiệm các phương pháp lượng tử hóa cho mô hình AI trên board nhúng.	Research and testing quantization methods for AI models on embedded boards	ThS. Phan Đình Duy	CQĐT	E6.3	11h30	- Chỉ nên tập trung 1 phương pháp quantization - Trao đổi, sắp xếp công việc với nhóm cùng thực hiện (gom lại) - Đánh giá mức độ phức tạp của quá trình lượng tử hóa (bước nào phức tạp nhất)
16	21522773	Cù Thanh Tường	Hệ thống phát hiện ổ gà trên đường đi theo thời gian thực sử dụng kỹ thuật lượng tử hóa trên Raspberry Pi	A real-time pothole detection system on the road using quantization techniques on Raspberry Pi	ThS. Phan Đình Duy	CQĐT	E6.3	13h15	- Nên đổi tên đề tài, ghi rõ nhận diện ổ gà (road damage) - Xem lại mục tiêu ứng dụng của đề tài, nên tập trung vào việc triển khai mô hình sẵn có trên hệ thống nhúng.
17	21520655	Nguyễn Lê Chương	Đề xuất phương pháp sử dụng đặc trưng đa góc nhìn cho bài toán tái định danh con người	Proposal of a method utilizing multi-view features for person re-identification	ThS. Phan Đình Duy, KS. Chế Quang Huy	CQĐT	E6.3	13h30	- Chú ý việc triển khai lên hệ thống nhúng: mức độ tính toán, bộ nhớ, lưu trữ

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
18	21522602	Phạm Công Thành	Nghiên cứu và thiết kế vi mạch phục vụ quá trình kiểm tra chip bộ nhớ	Study on designing a test chip for memory testing process	TS. Phạm Quốc Hùng, ThS. Hồ Nam Tịnh (Fadaday)	CLC-VN	E6.3	13h45	
	21522664	Trần Thị Ngọc Thúy							
19	21522766	Vũ Anh Tuấn	Xây dựng hệ thống điểm danh ứng dụng trong phòng học thông minh	Building a smart attendance system	TS. Phạm Quốc Hùng	CLC-VN	E6.3	14h00	- Sự khác biệt so với nhóm (Thắng + Anh): chức năng gửi mail (gửi cho SV => có thật sự cần thiết, nên gửi cho đối tượng khác ?), vì sao sử dụng thư viện nhận diện khuôn mặt đó?
	21521206	Thái Bình Dương Nguyên							
20	21520608	Lê Trần Thái Bảo	Robot 6 chân	Robot hexapod	TS. Phạm Quốc Hùng	CLC-VN	E6.3	14h15	- Cần nhắc ngữ cảnh ứng dụng mà đề tài hướng tới - Cần nhắc thay đổi mục tiêu: di chuyển tự nhiên, vượt chướng ngại vật - Phân chia lại nội dung cho 2 bạn SV
21	21522559	Trương Hữu Trường Sơn	Hệ thống quản lý nhà thông minh tích hợp: Điều khiển bằng giọng nói, ứng dụng di động và giám sát qua trang web	Integrated smart home management system: Voice control, mobile app, and web-based monitoring	TS. Phạm Quốc Hùng	CLC-VN	E6.3	14h30	- Cần làm rõ mô hình thiết bị (cách thức hoạt động, điều khiển, số lượng thiết bị kết nối), mô hình điều khiển bằng giọng nói (có ngữ cảnh hay phi ngữ cảnh)
	21522708	Phạm Phương Minh Trí							
22	21522585	Danh Nguyễn Thành Thắng	Xây dựng hệ thống điểm danh ứng dụng trong phòng học	Attendance system using in class	PGS.TS. Trịnh Lê Huy	CLC-VN	E6.3	14h45	- Cần phân tích rõ vấn đề cần giải quyết (gian lận khi xác thực) và phương pháp giải quyết - Xác định rõ những nhóm người dùng, quyền của từng nhóm người dùng, các thiết bị được sử dụng và cách triển khai các thiết bị này - Cần hiểu rõ luồng dữ liệu giữa các thiết bị - Cần nhắc kích bản thử nghiệm 3 lớp,
	21521822	Lê Nguyên Anh							
23	21522606	Trương Công Thành	Thiết kế và hiện thực thuật toán bảo mật SHA-256 và bộ xử lý RISC-V trên FPGA	Design and implementation of the SHA-256 security algorithm and RISC-V core on FPGA	TS. Phạm Quốc Hùng	CLC-VN	E6.3	15h00	- Đánh giá SHA-256 trên phần cứng và phần mềm? - Bỏ phần RISC-V trong đề tài
	21522554	Nguyễn Đình Sơn							
24	21520979	Nguyễn Duy Khanh	Đo pH không xâm lấn trong nước sử dụng quang phổ cận hồng ngoại và học máy	Non-invasive pH measurement in water using near-infrared spectroscopy and machine learning	TS. Phạm Quốc Hùng	CLC-EN	E6.3	15h15	- Cần nhắc giới hạn đề tài ở việc thiết kế hệ thống nhúng thu thập dữ liệu và công bố bộ dữ liệu.
	21520240	Hà Việt Hoàng							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
25	21521058	Phan Hoài Lâm	Xác định chất lượng trứng không xâm lấn bằng cảm biến quang và kỹ thuật máy học	Non-invasive egg quality measurement with optical sensor and machine learning	TS. Phạm Quốc Hùng	CLC-VN	E6.3	15h30	- Cần nhắc thay đổi mục tiêu đề tài thành giảm thiểu ảnh hưởng của loại vỏ trứng - Đánh giá ảnh hưởng của việc chiếu tia lên chất lượng của trứng?
26	21521085	Đinh Hữu Lộc	Đo độ ngọt cà chua bi sử dụng quang phổ cận hồng ngoại và mô hình học máy	Measuring sweetness level of cherry tomato using near-infrared spectroscopy and machine learning	TS. Phạm Quốc Hùng	CLC-VN	E6.3	15h45	- Màu vỏ cà chua bi có ảnh hưởng đến kết quả? - Căn cứ xác định độ ngọt của cà chua có liên quan đến quang phổ hồng ngoại đo được?
	21521672	Lâm Huỳnh Việt							
27	21522564	Lưu Tuấn Tài	Mô hình hồ nước tự động điều chỉnh nhiệt độ dựa trên logic mờ	Automatic temperature controller for water tank based on fuzzy logic	TS. Phạm Quốc Hùng, KS. Nguyễn Thành Nhân	CQĐT	E6.3	16h00	- Chú ý làm rõ nguồn nhiệt, sự phân bố của nhiệt trong hồ, sự cần thiết của fuzzy logic trong đề tài này, quy mô của hồ ?
	21522688	Trần Đăng Toàn (CLC)							

Phòng E4.3

1	21521970	Trương Duy Đức	Thiết kế và mô phỏng mô hình điện di ion ngược bằng phần mềm Comsol dựa trên phương pháp theo dõi đường huyết không xâm lấn	Comsol multiphysics software application in modeling reverse iontophoresis for noninvasive glycemic monitoring	TS. Trần Quang Nguyên, TS. Phạm Quốc Hùng	CLC-VN	E4.3	8h00	Chứng minh cơ sở khoa học của phương pháp đề xuất Cần bổ sung kết quả dự kiến Sự khác biệt so với đề tài trước đó Cần giới hạn đề tài Đánh giá được kết quả, dựa vào các thực nghiệm đã có sẵn.
	21522686	Nguyễn Phúc Song Toàn (CQĐT)							
2	21522015	Võ Duy	Thiết kế và điều khiển robot 5 trục DOF- ứng dụng vẽ chân dung người	Design and control 5 axis robot for human portrait drawing	TS. Trần Quang Nguyên	CLC-VN	E4.3	8h15	Tìm hiểu chi tiết các nghiên cứu sử dụng robot vẽ mặt người Nên bổ sung tính mới, cải thiện những hạn chế những nghiên cứu hiện có Bổ sung lý do cho việc chọn 5 trục trong vẽ ảnh người Bổ sung cách đánh giá độ chính xác rõ ràng Áp dụng các thuật toán khác nhau để đánh giá các thuật toán nhằm tối ưu đường đi
	21521275	Trần Nguyên Phong							
3	21522061	Liêu Xuân Hiền	Thiết kế và tự động hóa hệ lắng đọng hơi hóa học (CVD - chemical vapor depostion) - ứng dụng trong quy trình tổng hợp vật liệu photpho đen	Design and automation of chemical vapor deposition (CVD) system for black phosphorus material synthesis	TS. Trần Quang Nguyên	CLC-VN	E4.3	8h30	Cần bổ sung các nghiên cứu hiện có. Nên thu hẹp khối lượng đề tài, giới hạn đề tài. Đề tài nên tập trung chế tạo lò nung, điều khiển nhiệt độ.
	21522233	Trần Anh Khoa							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
4	21522668	Đoàn Minh Tiến	Thiết kế và khảo sát các tính chất của cảm biến nhiệt độ bằng phần mềm Comsol	Design and analysis of temperature sensor properties by using Comsol software	TS. Trần Quang Nguyên	CQĐT	E4.3	8h45	Nên bổ sung các kiến thức về lập trình, ví dụ lập trình tìm kiếm, khảo sát, đánh giá hiệu suất vật liệu nhanh chóng. Bổ sung thêm khối lượng cho đề tài KLTN
5	21521613	Nguyễn Lê Hoàng Tú	Nghiên cứu, thiết kế và triển khai mô hình dự báo cháy trên thiết bị biên	Design a fire detection model for edge devices	ThS. Trương Văn Cường	CQĐT	E4.3	9h00	Khảo sát thêm tỉ lệ cháy ở các môi trường khác nhau để xác định đúng môi trường. Bổ sung ưu điểm của mô hình đề xuất với các mô hình hiện có. Tên đề tài tiếng anh chưa đúng
6	21521910	Vòng Chí Cường	Nghiên cứu và hiện thực hệ thống cảnh báo cháy nổ sử dụng mạng lưới cảm biến bluetooth low energy	Research and implementation of a fire alarm system using a bluetooth low energy sensor mesh network	ThS. Trương Văn Cường	CQĐT	E4.3	9h15	Cần đánh giá, khảo sát kỹ hơn về việc đặt vị trí đặt cảm biến, các loại cảm biến, ... Bổ sung thêm các thông số đánh giá
	21521909	Trần Văn Cường							
7	21521950	Phan Tuấn Đạt	Thiết kế mô hình xác minh khuôn mặt dựa trên SoC-FPGA	Design of a face verification model based on SoC-FPGA	ThS. Trương Văn Cường	CQĐT	E4.3	9h30	Bổ sung phương pháp đánh giá, bộ dataset sử dụng
	21521499	Huỳnh Hiếu Thuận							
8	21522526	Nguyễn Anh Quốc	Thiết kế và hiện thực mô hình nơ-ron cho bài toán nhận diện lửa trên phần cứng	Design and implementation of a neural network model for fire detection on hardware	ThS. Trương Văn Cường, TS. Đỗ Trí Nhựt	CLC-VN	E4.3	9h45	Chỉnh sửa tên đề tài cho phù hợp với mục đích phát hiện lửa Cần bổ sung dataset uy tín Bổ sung tính khả thi của các mô hình nền tảng
9	21522347	Trịnh Hoàng Minh	Nghiên cứu và phát triển hệ điều hành nhúng Linux tích hợp mô hình học sâu tinh gọn	Research and develop embedded Linux OS integrated with optimized deep learning model	ThS. Trương Văn Cường, TS. Đỗ Trí Nhựt	CLC-VN	E4.3	10h00	Sửa lại tên tiêu đề mang tính tích hợp học sâu xuống HỆ ĐIỀU HÀNH NHÚNG LINUX Xem lại giới hạn đề tài về độ chính xác SV nên tập trung nhiều hơn vào mục tiêu: TÍCH HỢP MÔ HÌNH HỌC SÂU TINH GỌN.
10	21522408	Phan Trọng Nhân	Thiết kế trình giả lập mạch lượng tử trên FPGA	Design of quantum circuit emulator on FPGA	ThS. Trương Văn Cường, TS. Đỗ Trí Nhựt	CLC-VN	E4.3	10h15	Nên có đánh giá so sánh với các nghiên cứu khác. Nên có ứng dụng cụ thể cho Giải thuật Grover
11	21522805	Phạm Long Vũ	Nghiên cứu, thiết kế và hiện thực lõi IP lọc nhiễu âm thanh trên phần cứng FPGA	Research, design and implementation of an audio denoise IP core on FPGA	ThS. Trương Văn Cường, TS. Đỗ Trí Nhựt	CLC-VN	E4.3	10h30	Nên xác định mục tiêu, kịch bản cụ thể: loại nhiễu nào, môi trường nhất định nào. Xem xét bổ sung phần dataset và metric đánh giá.
	21522640	Nguyễn Ngọc Thọ							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
12	21521854	Nguyễn Hoàng Bảo	Thiết kế và thi công chatbox song ngữ Anh-Việt trên nền tảng internet vạn vật	Design of an IoT-based bilingual English-Vietnamese chatbox	TS. Đỗ Trí Nhựt	CLC-VN	E4.3	10h45	Tìm hiểu sự khác biệt ứng dụng thuật toán Raspberry Pi với trên app mobile, từ đó tìm ra được ưu điểm của đề tài và phát triển.
13	21521960	Huỳnh Hữu Đức	Ước lượng khoảng cách đến xe phía trước bằng camera đơn sử dụng Pose Estimation và RANSAC	Distance estimation to the front vehicle using monocular camera with Pose Estimation and RANSAC	TS. Đỗ Trí Nhựt	CLC-VN	E4.3	11h00	- Nên thay đổi mục tiêu thành camera lùi cảnh báo va chạm - Giới hạn đề tài - Bổ sung các dataset, metric đánh giá, so sánh với các pp khác. - Nên bổ sung cảm biến đo khoảng cách, công thức đo khoảng cách chưa chính xác.
	21520763	Trần Văn Dương (CQĐT)							
14	21521927	Đặng Tấn Đạt	Thiết kế và thi công hệ thống tự hành với công nghệ IMU có hỗ trợ AI và camera	Design of an IMU-based self-driving car system with AI-camera AID	TS. Đỗ Trí Nhựt	CQĐT	E4.3	11h15	- Xem lại phương pháp sử dụng AI trong việc cải thiện hệ thống xe tự hành - Nên có kịch bản cụ thể cho thực nghiệm - Nên có bộ metric để so sánh với các phương pháp khác.
15	21521048	Nguyễn Trần Gia Kỳ	Nghiên cứu và cải tiến mô hình nhận dạng giọng nói tiếng Việt với dữ liệu lớn trên nền tảng hệ thống nhúng	Study on applying a speech recognition with big data for embedded systems	TS. Đoàn Duy	CQĐT	E4.3	11h30	- Cần xác định rõ mục tiêu chính của đề tài - Cần có các số liệu để chứng minh điểm hạn chế của các nghiên cứu hiện nay. - Bổ sung các dataset, metric đánh giá để so sánh với các pp khác.
	21520938	Trần Quang Huy							
16	21522796	Hoàng Anh Vũ	Thiết kế hệ thống hỗ trợ đặt thức ăn và thanh toán điện tử cho căn tin	Designing an Electronic Food Ordering and Payment System for Canteen	TS. Đoàn Duy	CQĐT	E4.3	13h15	- Cần trình bày thêm tính tiện dụng của hệ thống - Cần bổ sung thêm khối lượng cho phù hợp với khóa luận tốt nghiệp
	21520864	Đặng Vũ Hoàng							
17	21522293	Nguyễn Minh Lộc	Ứng dụng ROS2 trong xây dựng robot tự hành và vẽ bản đồ không gian trong nhà	Study on applying ROS2 to indoor space mapping and autonomous robot designing	TS. Đoàn Duy	CLC-VN	E4.3	13h30	Nên đưa phần thực hiện Gazebo lên thực hiện trước trong kế hoạch
	21522568	Nguyễn Thành Tài							
18	21522459	Nguyễn Thanh Phong	Nghiên cứu và thiết kế mô hình xe tự hành ngoài trời có hướng dẫn sử dụng kỹ thuật Multi-sensor Fusion	Study on designing a model of outdoor autonomous guided vehicles using Multi-sensor Fusion technique	TS. Đoàn Duy	CLC-VN	E4.3	13h45	- Cần hiểu rõ hơn về giải thuật đề xuất - Cần xác định rõ hơn về mô hình động học điều khiển robot.
	21521436	Đặng Minh Thành							
19	21520686	Ninh Công Danh	Thiết kế vật lý và tái cấu hình hệ điều hành Linux cho hệ thống SoC với lõi RISC-V và thuật toán AES-256	Physical design and Linux OS reconfiguration for SoC with RISC-V core and AES-256 algorithm	TS. Nguyễn Minh Sơn	CLC-VN	E4.3	14h00	- Cần có kịch bản đánh giá các tiêu chí cụ thể và so sánh với các đề tài trước đó.
	21520918	Nguyễn Đăng Huy							

STT	MSSV	Họ tên sinh viên	Tên đề tài tiếng việt	Tên đề tài tiếng anh	Giảng viên hướng dẫn	Hệ đào tạo	Phòng	Thời gian	Ý kiến góp ý ĐCCT của Hội đồng
20	21520416	Trần Hải Quang	Nghiên cứu và triển khai hệ thống SoC bảo mật với AES-128 trên nền tảng RISC-V	Research and build a secure SoC system with AES-128 on the RISC-V platform	TS. Nguyễn Minh Sơn	CQĐT	E4.3	14h15	Cần xem xét lại kịch bản cụ thể của đề tài. Các phương pháp đánh giá cũng như mục tiêu cần đạt được.
21	21521811	Nguyễn Thành An	Nghiên cứu và phát triển hệ thống thống xác minh RISC-V SoC	Research and development of RISC-V SoC verification system	TS. Nguyễn Minh Sơn	CQĐT	E4.3	14h30	- So sánh kết quả tối ưu với các kết quả cũ (RV328). Kịch bản đánh giá mô hình hệ thống sau khi xây dựng được?
	21520312	Nguyễn Đặng Anh Kiệt							
22	21522570	Hoàng Minh Tâm	Thiết kế bộ gia tốc cho mạng CNN trên FPGA	Design an accelerator for CNN on FPGA	TS. Nguyễn Minh Sơn	CQĐT	E4.3	14h45	Làm rõ kịch bản kiểm thử và các tiêu chí đánh giá thực thi trên phần mềm và phần cứng của hệ thống đã thiết kế.
23	21521362	Dương Mai Quý	Thiết kế và tích hợp thuật toán phát hiện và cảnh báo té ngã cho người cao tuổi trên mobile robot.	Studying and integration of fall detection algorithm and alert for the elderly on mobile robot	TS. Nguyễn Minh Sơn, KS. Thân Thế Tùng	CQĐT	E4.3	15h00	Cần xem xét lại tính khả thi của đề tài, có kịp thời gian bảo vệ. Cần xem lại lý do thực hiện đề tài.
	21522715	Kiều Thị Hiền Trinh							
24	21521640	Vũ Hoàng Tuấn	Thiết kế vi điều khiển 32 bit lõi RISC-V tích hợp mã hóa NTRU	Design of a 32-bit RISC-V core microcontroller with NTRU encryption	ThS. Tạ Trí Đức	CQĐT	E4.3	15h15	Cần xem lại phương pháp đánh giá đã bao quát hết mục tiêu đề tài chưa?
	21520936	Trần Hoàng Gia Huy							
25	21522209	Nguyễn Nhã Khanh	Nghiên cứu và xây dựng robot tự động khám phá môi trường	Research and development of autonomous exploration robots	ThS. Tạ Trí Đức	CQĐT	E4.3	15h30	Cần nhắc xem lại môi trường hoạt động, thêm các môi trường phức tạp hơn. Nên có các kịch bản cụ thể để đánh giá: thay đổi độ khó môi trường (vật cản, ...), thay đổi nguồn âm thanh.
26	21522612	Bùi Văn Thi	Thiết kế vật lý hệ thống trên chip sử dụng lõi RISC-V	Physical design of system on chip using RISC-V core	ThS. Tạ Trí Đức, TS. Trần Quang Nguyên	CLC-VN	E4.3	15h45	Sử dụng Opensource sẽ có rủi ro, có vấn đề phát sinh, ko hiểu bản chất sẽ không fix được hệ thống. Warning các bạn cần nắm rõ, tìm hiểu thêm bản chất công nghệ để có thể tiếp nhận từ opensource cho hợp lý.
	21522631	Dương Gia Thiều							
27	21522251	Bành Trí Kiệt	Hiện thực thiết bị camera tự động theo dõi diễn giả trong buổi hội thảo, thuyết trình	Implementation of camera device for speaker auto-tracking in conferences	ThS. Trần Hoàng Lộc	CQĐT	E4.3	16h00	- Xử lý khi có nhiều hơn 1 diễn giả (lựa chọn người nào để tracking)?
	21520152	Mai Hoàng Gia Bảo							