

DANH SÁCH HỘI ĐỒNG CHẤM KHÓA LUẬN TỐT NGHIỆP
Đợt: 2 - Năm học: 2023-2024 - Thời gian bảo vệ: 23-24/07/2024

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
Phòng E4.1											
1	20521369	Nguyễn Ngọc Hưng	Thiết kế bộ đồng xử lý mật mã dựa trên RISC-V thông lượng cao dành cho Lightweight Cryptography	Design high-throughput RISC-V based cryptographic co-processor for Lightweight Cryptography	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Phạm Thanh Hùng	CLC-VN	24/07/2024	E4.1	S1	8h00
2	20521707	Nguyễn Đình Nhất	Bộ tăng tốc đa chế độ hiệu suất cao cho mật mã hậu lượng tử CRYSTALS-Kyber	High-performance multimode accelerator for post-quantum cryptography CRYSTALS-Kyber	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Phạm Thanh Hùng	CLC-VN	24/07/2024	E4.1	S2	8h30
3	20521365, 20521406	Mai Lê Vĩnh Hưng, Nguyễn Tấn Huy	Hệ thống phòng thi thông minh	Smart exam room system	ThS. Trần Hoàng Lộc, TS. Phạm Quốc Hùng	ThS. Phạm Minh Quân	CLC-VN	24/07/2024	E4.1	S3	9h00
4	20521766	Nguyễn Đình Phúc	Nghiên cứu và xây dựng mô hình xử lý đồng thời đa tác vụ cho bài toán xe tự hành	Research and development of a simultaneous multi-tasking model for autonomous vehicle problems	TS. Lâm Đức Khải, KS. Chế Quang Huy	ThS. Phạm Minh Quân	CQĐT Đổi tên đề tài	24/07/2024	E4.1	S4	9h30
5	20521616, 20521619	Trần Anh Minh, Văn Nhật Minh	Ứng dụng công nghệ định vị đồng thời lập bản đồ trên robot	Simultaneous localization and mapping (SLAM) in mobile robots	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	ThS. Phạm Minh Quân	CLC-VN	24/07/2024	E4.1	S5	10h00
6	20521807	Nguyễn Hồng Quang	Thiết kế mạch báo cháy đa năng	Design multi-function fire alarm circuit	TS. Đỗ Trí Nhựt, ThS. Trương Văn Cường	TS. Nguyễn Hoài Nhân	CLC-VN	24/07/2024	E4.1	C1	13h30
7	20520326, 20520349	Tạ Điền Minh Trí, Lê Hữu Vinh	Thiết kế hệ thống mô phỏng đánh giá mật độ giao thông trong đô thị	Designing a simulation system for traffic density evaluating in urban areas	TS. Đoàn Duy	TS. Nguyễn Hoài Nhân	CQĐT	24/07/2024	E4.1	C2	14h00

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
8	20521784, 20522141	Bùi Sỹ Quân, Võ Đình Ngọc Uyên	Xây dựng robot 3 trục - ứng dụng trong quy trình xử lý wafer	Implementation of 3-axis robot - application in wafer handling process	TS. Trần Quang Nguyên	TS. Nguyễn Hoài Nhân	CQĐT	24/07/2024	E4.1	C3	14h30
9	20521606, 20521950	Nguyễn Anh Minh, Nguyễn Hoàn Thiện	Thiết kế và xây dựng hệ thống đo nồng độ CO2, nhiệt độ và độ ẩm dựa trên hiện tượng quang xúc tác	Thiết kế và xây dựng hệ thống đo nồng độ CO2, nhiệt độ và độ ẩm dựa trên hiện tượng quang xúc tác	TS. Trần Quang Nguyên	TS. Nguyễn Hoài Nhân	CLC-VN Đổi tên đề tài	24/07/2024	E4.1	C4	15h00
10	20521806, 20521819	Lê Ngọc Quang, Nguyễn Mạnh Quyền	Thiết kế giải pháp hỗ trợ tra cứu điểm bán thuốc dựa trên ảnh chụp toa thuốc	Design an application for drug store searching using image of medical prescription	TS. Đoàn Duy	ThS. Trương Văn Cường	CLC-VN	24/07/2024	E4.1	C5	15h30

Phòng E4.2

1	19520544	Nguyễn Quốc Hiếu	Nghiên cứu và thiết kế mô hình robot tuần tra	Research and design patrol robot	ThS. Nguyễn Thanh Thiện	TS. Phạm Quốc Hùng	CQĐT	24/07/2024	E4.2	S1	8h00
2	20522094	Lê Hữu Truyền	Tích hợp tính toán biên và máy chủ cho hệ thống nhận diện khuôn mặt đa xác thực	Integrating edge computing and server for multi-authentication facial recognition system	ThS. Phan Đình Duy, KS. Chế Quang Huy	TS. Phạm Quốc Hùng	CQĐT	24/07/2024	E4.2	S2	8h30
3	20520946	Nguyễn Thành Trung	Hệ thống nhận diện cử chỉ tay để điều khiển slide trình chiếu	Hand gesture recognition system for controlling presentation slides	ThS. Trần Hoàng Lộc	TS. Phạm Quốc Hùng	CQĐT	24/07/2024	E4.2	S3	9h00
4	20521497	Nguyễn Anh Kiệt	Thiết kế, thi công hệ thống điểm danh bằng mã QR	IoT-based QR code checking system.	TS. Đỗ Trí Nhựt	TS. Phạm Quốc Hùng	CLC-VN	24/07/2024	E4.2	S4	9h30
5	19522150	Đỗ Hữu Tài	Thiết kế - Thi công hệ thống định vị bằng thiết bị đeo IMU	IMU-based wearable indoor navigation system	TS. Đỗ Trí Nhựt	TS. Phạm Quốc Hùng	CLC-VN	24/07/2024	E4.2	S5	10h00

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
6	20521651, 20521883	Huỳnh Lưu Hữu Nghĩa, Đặng Thái Thạch	Ứng dụng thuật toán phát hiện đối tượng trên SoC-FPGA sử dụng OpenCL	Application of object detection algorithm on SoC-FPGA using OpenCL	ThS. Ngô Hiếu Trường	ThS. Trương Văn Cường	CQĐT	24/07/2024	E4.2	C1	13h30
7	20521754	Mai Xuân Phú	Thiết kế IP cho bộ đệm video	IP design for video frame buffer	TS. Trần Quang Nguyên	ThS. Trương Văn Cường	CQĐT	24/07/2024	E4.2	C2	14h00
8	20521117	Ngô Tấn Bình	Thiết kế bộ gia tốc trên FPGA cho mạng nơ-ron tích chập dựa trên tính toán ngẫu nhiên	An accelerator on FPGA for convolutional neural network based with stochastic computing	TS. Trần Thị Điềm	ThS. Trương Văn Cường	CLC-VN	24/07/2024	E4.2	C3	14h30
9	20520665	Chu Thành Nhân	Ứng dụng các thiết bị IoT vào thực tế ảo Metaverse	IoT in Metaverse	ThS. Phan Đình Duy	ThS. Trần Hoàng Lộc	CQĐT	24/07/2024	E4.2	C4	15h00
10	19522388	Nguyễn Minh Trí	Thiết kế hệ thống nhận diện và phân loại độ chín của các loại xoài	Design a system for determining and classification ripeness of mangoes based on the color of fruit	TS. Đoàn Duy	ThS. Trần Hoàng Lộc	CLC-VN	24/07/2024	E4.2	C5	15h30

Phòng E4.3

1	19521793	Nguyễn Thành Long	Nghiên cứu, thiết kế và mô phỏng vi điều khiển 32-bit có tích hợp mã hóa phần cứng	Research, design and simulate 32-bit microcontroller with intergrated hardware-based encryption	ThS. Tạ Trí Đức	TS. Trần Thị Điềm	CQĐT	24/07/2024	E4.3	S1	8h00
2	20521608	Nguyễn Hải Minh	Thiết kế vật lý bộ vi xử lý RISC-V hỗ trợ branch prediction	Physical design of RISC-V processor with branch prediction	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	TS. Trần Thị Điềm	CLC-VN	24/07/2024	E4.3	S2	8h30
3	20521836, 20521886	Phan Trường Sinh, Lâm Sơn Nhật Thái	Thiết kế bộ tăng tốc phần cứng với RISC-V	Design hardward accelerator with RISC-V processor	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	TS. Trần Thị Điềm	CLC-VN	24/07/2024	E4.3	S3	9h00

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
4	20520932, 20521338	Nguyễn Lê Thảo, Trần Xuân Ngọc Hoan	Hiện thực lõi IP thuật toán chữ ký số (DSA) sử dụng hệ mật mã đường cong ELLIPTIC kết hợp thuật toán băm SHA-256 trên FPGA	Implement IP of Digital signaltrure algrorithm using elliptic cure crytigraphy and sha-256 on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	ThS. Trần Văn Quang	CLC-VN	24/07/2024	E4.3	S4	9h30
5	20521302, 20521744	Trần Đăng Hậu, Lê Quang Phong	Nghiên cứu và hiện thực IP ShuffleNet	Research and implementation of ShuffleNet IP	ThS. Trương Văn Cương	ThS. Trần Văn Quang	CQĐT	24/07/2024	E4.3	S5	10h00
6	16520347	Ngô Thái Anh Hào	Nghiên cứu thiết kế và hiện thực mô hình kiểm tra cho một thiết kế mạng nơ-ron tích chập	Researching and implementation of a verification environment for a convolutional neural network intellectual property	ThS. Trương Văn Cương, ThS. Hồ Ngọc Diễm	ThS. Trần Văn Quang	CLC-VN	24/07/2024	E4.3	C1	13h30
7	20521435, 20521638	Nguyễn Đức Duy Khang, Trương Trần Hoài Nam	Hiện thực một NOC (network on chip) sử dụng lõi vi xử lý RISC-V RV32IMF thông qua giao thức TileLink trên FPGA	Implementing a NOC (network on chip) using RISC-V RV32IMF processor core with TileLink protocol on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	TS. Trần Quang Nguyên	CLC-VN	24/07/2024	E4.3	C2	14h00
8	20522059, 20522088	Hồ Khả Trình, Nguyễn Nhật Trường	Thiết kế lõi vi xử lý RISC-V RV32I tích hợp khối điều khiển JTAG ứng dụng vào việc nạp lệnh chương trình trên FPGA	Design RISC-V RV32I microprocessor core integrated JTAG controller block applying to program instruction code on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	TS. Trần Quang Nguyên	CLC-VN	24/07/2024	E4.3	C3	14h30
9	20522131, 20522143	Nguyễn Thanh Tùng, Lê Hoàng Văn	Hiện thực một hệ thống SoC tích hợp lõi IP ethernet 1 GBPS hỗ trợ giao thức ICMP trên FPGA	Implementing a SoC integrated an ethernet IP core 1 GBPS supporting ICMP protocol on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	TS. Trần Quang Nguyên	CLC-VN	24/07/2024	E4.3	C4	15h00
10	17521248	Nguyễn Bá Văn	Nghiên cứu phát triển bộ kiểm tra đánh giá hệ thống RISC-V Core	Research and development a test and evaluation suite for the RISC-V Core system	TS. Nguyễn Minh Sơn	TS. Trần Quang Nguyên	CLC-VN	24/07/2024	E4.3	C5	15h30