

**DANH SÁCH HỘI ĐỒNG CHẤM KHÓA LUẬN TỐT NGHIỆP**  
**Đợt: 2 - Năm học: 2023-2024 - Thời gian bảo vệ: 23-24/07/2024**

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
<b>Phòng E4.1</b>											
1	20520614, 20521422	Phan Ái Linh, Lê Thị Thu Huyền	Nghiên cứu tích hợp công nghệ tính toán biên cho thiết bị bục giảng trong lớp học Hybrid	Research the integration of edge computing technology for lectern device in the Hybrid classroom	TS. Nguyễn Minh Sơn	TS. Trịnh Lê Huy	CQĐT	23/07/2024	E4.1	S1	8h00
2	16521558, 19522212	Hoàng Anh Minh, Nguyễn Văn Thắng	Cải tiến giải thuật Deep Q-Network (DQN) sử dụng công nghệ SoC	Update Deep Q-Network (DQN) algorithm using SoC technology	TS. Nguyễn Minh Sơn	TS. Trịnh Lê Huy	CLC-VN	23/07/2024	E4.1	S2	8h30
3	20521428, 20521596	Võ Phan Hoàng Kha (CLC), Phan Lê Min (CQĐT)	Mô phỏng và hiện thực hệ thống SoC với RISC-V 32-bit CPU trên FPGA	Simulation and implementation SoC with 32-bit RISC-V CPU on FPGA	TS. Nguyễn Minh Sơn	TS. Trịnh Lê Huy	CLC-VN	23/07/2024	E4.1	S3	9h00
4	20521991	Đỗ Tuấn Thuận	Hiện thực khối floating point tích hợp vào bộ xử lý RISC-V 32-bit	Implementation RISC-V 32-bit processor with floating point unit	ThS. Hồ Ngọc Diễm	TS. Lâm Đức Khải	CLC-VN	23/07/2024	E4.1	S4	9h30
5	20521376, 20521395	Võ Đông Hưng (CLC), Lê Nguyễn Tín Huy (CQĐT)	Thiết kế IP cho bộ tính toán FFT sử dụng thuật toán Butterfly	IP design for FFT caculation base on Butterfly algorithm	TS. Trần Quang Nguyên	TS. Lâm Đức Khải	CLC-VN	23/07/2024	E4.1	S5	10h00
6	20521843, 20522053	Nguyễn Hồng Sơn, Phạm Minh Trí	Xây dựng thiết bị đọc đồng hồ nước cơ bằng điện tử	Building an electronic mechanical water meter reading device	ThS. Nguyễn Duy Xuân Bách, ThS. Phạm Minh Quân	ThS. Ngô Hiếu Trường	CLC-VN	23/07/2024	E4.1	C1	13h30

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
7	20520217	Đặng Anh Khoa	Ứng dụng bộ lọc Kalman mở rộng và xây dựng các tầng cao hơn của CAN cho hệ thống điều khiển xe tự hành dựa trên định vị GPS	Application of extended Kalman filter and design higher layers of controller area network for GPS-based autonomous vehicle control system	ThS. Phạm Minh Quân, ThS. Tạ Trí Đức	TS. Đỗ Trí Nhựt	CQĐT	23/07/2024	E4.1	C2	14h00
8	20521948, 20522045	Nguyễn Chí Thiện, Đào Ngọc Minh Trí	Nghiên cứu hành vi học sinh và tích hợp trong bộ điều khiển của bàn học thông minh	Research about student behavior and implement into the controller of smart desk	TS. Nguyễn Minh Sơn	TS. Đỗ Trí Nhựt	CLC-VN	23/07/2024	E4.1	C3	14h30
9	19520377, 19521424	Đào Tuấn Anh, Nguyễn Bách Duy	Xây dựng hệ thống lưu kho tự động bằng phương pháp quét mã QR thông qua camera giám sát	Established automatic storage system by scanning QR code through surveillance camera	TS. Trần Quang Nguyễn	TS. Đỗ Trí Nhựt	CLC-VN	23/07/2024	E4.1	C4	15h00
10	20520788	Lê Thế Thông	Thiết kế hệ thống phát hiện các lỗi thiếu linh kiện trên board mạch sử dụng camera	Design the error detection system in missing components on board using cameras	TS. Trần Quang Nguyễn	TS. Đỗ Trí Nhựt	CQĐT	23/07/2024	E4.1	C5	15h30

## Phòng E4.2

1	20521615	Thân Nhật Minh	Hệ thống thu thập tín hiệu sóng não với module Nano 33 BLE	Brain wave signal collection system with Nano 33 BLE module	ThS. Nguyễn Duy Xuân Bách	ThS. Phan Đình Duy	CQĐT	23/07/2024	E4.2	S1	8h00
2	20520752, 20521607	Nguyễn Hoàng Tân, Nguyễn Đình Nhật Minh	Thiết kế và điều khiển thiết bị quản lý và bán hàng tự động	Design and control of automated teller machine for management and selling of goods	TS. Nguyễn Hoài Nhân	ThS. Phan Đình Duy	CQĐT	23/07/2024	E4.2	S2	8h30
3	19521850	Phạm Nhật Minh	Điều khiển thiết bị robot tự động gắp và lắp ráp linh kiện điện tử	Robot control for picking and placing of electronic component	TS. Nguyễn Hoài Nhân	ThS. Phan Đình Duy	CQĐT	23/07/2024	E4.2	S3	9h00
4	20521550, 20521930	Phạm Duy Lộc, Văn Ngọc Thành	Thiết kế phần cứng cho việc phát hiện nhịp tim bất thường trong tín hiệu điện tâm đồ dựa trên thuật toán phân cụm mẫu	Hardware design for abnormal beat detection in ECG signal based on template cluster algorithm	TS. Trần Thị Điềm	ThS. Phan Đình Duy	CQĐT	23/07/2024	E4.2	S4	9h30

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
5	20521007, 20521557	Nguyễn Văn Duy Phong, Ngô Xuân Lợi	Nghiên cứu, thiết kế và hiện thực IP phần cứng phát hiện làn đường	Research, hardware design and implementation of IP hardware for lane detection	TS. Lâm Đức Khải	ThS. Tạ Trí Đức	CQĐT	23/07/2024	E4.2	S5	10h00
6	20520933, 20521216	Võ Ngọc Thiện, Lê Dương	Hệ thống phát hiện và nhận diện biển báo giao thông đường bộ	Detecting and classifying road traffic signs system.	ThS. Ngô Hiếu Trường	ThS. Nguyễn Thanh Thiện	CQĐT	23/07/2024	E4.2	C1	13h30
7	20521485, 20521564	Phan Mạnh Khương, Lê Ngọc Long	Hệ thống phát hiện theo dõi người trên SoC-FPGA	The system for detecting and tracking people on SoC-FPGA	ThS. Ngô Hiếu Trường	ThS. Nguyễn Thanh Thiện	CQĐT	23/07/2024	E4.2	C2	14h00
8	20521333, 20521630	Ngô Lê Tuyết Hoa, Nguyễn Hữu Nam	Thiết kế thiết bị nhận dạng bàn tay hỗ trợ phát triển các giải pháp điều khiển tự động	Implementing a finger detection box for automated control applications	TS. Đoàn Duy	ThS. Nguyễn Thanh Thiện	CLC-VN	23/07/2024	E4.2	C3	14h30
9	20522155, 20522172	Võ Quốc Việt, Nguyễn Quốc Vương	Ứng dụng kỹ thuật máy học để trích xuất thông tin toa thuốc từ ảnh chụp	Applying machine learning techniques to extract medical information from image of prescription	TS. Đoàn Duy	ThS. Nguyễn Thanh Thiện	CLC-VN	23/07/2024	E4.2	C4	15h00
10	20521215	Võ Sỹ Dũng	Hệ thống điểm danh kết hợp thẻ RFID và nhận diện khuôn mặt sử dụng CNN, Facenet, SVM	Attendance system combines RFID card and face recognition using CNN, Facenet, SVM	ThS. Phan Đình Duy	ThS. Phạm Minh Quân	CQĐT	23/07/2024	E4.2	C5	15h30
<b>Phòng E4.3</b>											
1	20521739	Phạm Nguyễn Tân Phát	Nhận diện khuôn mặt real-time dùng HOG-SVM ứng dụng trong việc điều khiển cửa phòng	Real-time face recognition using HOG-SVM architecture for room door application	PGS.TS. Vũ Đức Lung, ThS. Phan Đình Duy	ThS. Nguyễn Duy Xuân Bách	CLC-VN	23/07/2024	E4.3	S1	8h00
2	20521165	Dương Thành Đạt	Hệ thống phân loại và phát hiện phương tiện giao thông di chuyển sai làn đường	Lane-change violation detection and classification	ThS. Phan Đình Duy, TS. Phạm Quốc Hùng	ThS. Nguyễn Duy Xuân Bách	CLC-VN	23/07/2024	E4.3	S2	8h30

STT	MSSV	Họ và tên sinh viên	Tên đề tài tiếng Việt	Tên đề tài tiếng Anh	Tên CB hướng dẫn	Tên CB phản biện	Ghi chú	Ngày	Phòng	Thứ tự	Thời gian bảo vệ
3	20521448	Lê Hoàng Khanh	Hệ thống IoT quản lý vườn cây thông minh	A smart IoT system for garden management	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	ThS. Nguyễn Duy Xuân Bách	CLC-VN	23/07/2024	E4.3	S3	9h00
4	20521647, 20521664	Nguyễn Phạm Thanh Ngân, Nguyễn Kim Ngọc	Xây dựng hệ thống điểm danh ứng dụng trong phòng học thông minh	Implementation of attendance system in smart classrooms	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	ThS. Trần Hoàng Lộc	CLC-VN	23/07/2024	E4.3	S4	9h30
5	20520642, 20521944	Nguyễn Hải Nam, Cao Hoàng Thiện	Thiết kế hệ thống tưới cây sử dụng cho vườn thông minh	Design an irrigation system for smart gardens	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	ThS. Trần Hoàng Lộc	CLC-VN	23/07/2024	E4.3	S5	10h00
6	20521983	Thái Quốc Thông	Nghiên cứu tích hợp thuật toán nhận dạng biển số xe trong nhà xe trên camera thông minh sử dụng công nghệ SoC	Research on itegrating license plate recognition in garage algorithms on smart camera using SoC technology	TS. Nguyễn Minh Sơn	ThS. Hồ Ngọc Diễm	CLC-VN	23/07/2024	E4.3	C1	13h30
7	19521103	Nguyễn Quốc Viễn	Tùy chỉnh và phát triển bộ tăng tốc dựa trên CGRA linh hoạt và nhanh chóng cho mạng thần kinh tích chập.	Customizing and developing a flexible and fast CGRA-based accelerator for convoluntional neural networks.	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Hồ Ngọc Diễm	CQĐT	23/07/2024	E4.3	C2	14h00
8	20521048, 20521063	Lê Đức Hồng Ân, Hồ Việt Anh	Thiết kế và hiện thực bộ đồng xử lý RISC-V tốc độ cao hỗ trợ các thuật toán mật mã hóa	Design and implementation high-speed RISC-V cryptographic co-processor	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Hồ Ngọc Diễm	CLC-VN	23/07/2024	E4.3	C3	14h30
9	20521299	Nguyễn Hải Hậu	Phát triển bộ tăng tốc mật mã thế hệ tiếp theo linh hoạt và nhanh chóng dựa trên mảng có thể cấu hình lại chi tiết thô	Developing a flexible and fast next-generation cryptographic accelerator based on a coarse-grained reconfigurable array	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	ThS. Hồ Ngọc Diễm	CLC-VN	23/07/2024	E4.3	C4	15h00
10	20521682, 20521757	Thân Quán Nguyên, Vũ Hoàng Thiên Phú	Thiết kế và chế tạo hệ thống ghép thả linh kiện trong quy trình làm mạch điện tử	Design and build pick and place component in creating electronic circuit	TS. Trần Quang Nguyên	ThS. Ngô Hiếu Trường	CLC-VN	23/07/2024	E4.3	C5	15h30