

**DANH SÁCH SINH VIÊN BÁO CÁO GIỮA KỲ KHÓA LUẬN TỐT NGHIỆP**  
**Học kỳ 2 - Năm học: 2023 - 2024**

**Thời gian bắt đầu hội đồng: Sáng từ 8h00, chiều từ 13h00 thứ Năm, ngày 09/05/2024**

**Địa điểm: Phòng E6.3 (cả ngày), E4.3 (cả ngày) và E4.1 (chiều)**

**Thời gian tối đa cho 1 đề tài là 15 phút: 5 phút SV báo cáo (từ 5-7 slide báo cáo) + 10 phút hội đồng góp ý**

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	Hệ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
<b>Phòng E4.3 - Buổi sáng</b> <b>Trịnh Lê Huy, Tạ Trí Đức, Trần Quang Nguyên</b>									
1	20521608	Nguyễn Hải Minh	Thiết kế vật lý bộ vi xử lý RISC-V hỗ trợ branch prediction	Physical design of RISC-V processor with branch prediction	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	CLC-VN	E4.3	8h00	Tham khảo thêm các nghiên cứu, luận văn thạc sĩ liên quan, chỉnh sửa lại giới hạn đề tài.
2	20521836	Phan Trường Sinh	Thiết kế bộ tăng tốc phần cứng với RISC-V	Design hardware accelerator with RISC-V processor	ThS. Tạ Trí Đức, ThS. Phạm Minh Quân	CLC-VN	E4.3	8h15	Tài liệu tham khảo không có, chưa có định lượng giới hạn đề tài kế thừa từ đề tài trước. Thêm sơ đồ khối hệ thống.
	20521886	Lâm Sơn Nhật Thái							
3	20520217	Đặng Anh Khoa	Ứng dụng bộ lọc Kalman mở rộng và xây dựng các tầng cao hơn của CAN cho hệ thống điều khiển xe tự hành dựa trên định vị GPS	Application of extended Kalman filter and design higher layers of controller area network for GPS-based autonomous vehicle control system	ThS. Phạm Minh Quân, ThS. Tạ Trí Đức	CQĐT	E4.3	8h30	Cần xem xét lại hệ thống và các loại cảm biến để đảm bảo độ chính xác hệ thống đạt được như mong muốn. Lượng hoá giới hạn đề tài, cần định lượng không định tính và có khoản dự phòng. Nên đo lường ở trường hợp tốt nhất và tệ nhất.
4	19521793	Nguyễn Thành Long	Nghiên cứu, thiết kế và mô phỏng vi điều khiển 32-bit có tích hợp mã hóa phần cứng	Research, design and simulate 32-bit microcontroller with intergrated hardware-based encryption	ThS. Tạ Trí Đức	CQĐT	E4.3	8h45	Tìm hiểu các nghiên cứu liên quan đưa ra giới hạn đề tài. Cần lượng hoá giới hạn đề tài. Ghi rõ đề tài kế thừa. Tài liệu tham khảo.
5	20520933	Võ Ngọc Thiện	Hệ thống phát hiện và nhận diện biển báo giao thông đường bộ	Detecting and classifying road traffic signs system.	ThS. Ngô Hiếu Trường	CQĐT	E4.3	9h00	Cần thêm tài liệu tham khảo, phương pháp đánh giá. Thêm giới hạn đề tài cụ thể.
	20521216	Lê Dương							

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
6	20521485	Phan Mạnh Khương	Hệ thống phát hiện theo dõi người trên SoC-FPGA	The system for detecting and tracking people on SoC-FPGA	ThS. Ngô Hiếu Trường	CQĐT	E4.3	9h15	Cần ghi rõ giới hạn đề tài, điều kiện môi trường, giới hạn dựa trên thông số phần cứng camera. Số lượng mẫu training, số lượng mẫu kiểm tra. Phương pháp đánh giá. Định lượng giới hạn đề tài.
	20521564	Lê Ngọc Long							
7	20521651	Huỳnh Lưu Hữu Nghĩa	Ứng dụng thuật toán phát hiện đối tượng trên SoC-FPGA sử dụng OpenCL	Application of object detection algorithm on SoC-FPGA using OpenCL	ThS. Ngô Hiếu Trường	CQĐT	E4.3	9h30	Cần thể hiện rõ phương pháp đánh giá, chia rõ hạn mục tối ưu.
	20521883	Đặng Thái Thạch							
8	20520752	Nguyễn Hoàng Tân	Thiết kế và điều khiển thiết bị quản lý và bán hàng tự động	Design and control of automated teller machine for management and selling of goods	TS. Nguyễn Hoài Nhân	CQĐT	E4.3	9h45	Nên khảo sát, đề xuất mô hình dự kiến, chưa có giới hạn đề tài, cần lượng hoá giới hạn đề tài, phương pháp đánh giá, thiếu tài liệu tham khảo
	20521607	Nguyễn Đình Nhật Minh							
9	19521850	Phạm Nhật Minh	Điều khiển thiết bị robot tự động gắp và lắp ráp linh kiện điện tử	Robot control for picking and placing of electronic component	TS. Nguyễn Hoài Nhân	CQĐT	E4.3	10h00	Nên thể hiện rõ giới hạn đề tài, mô hình sử dụng, chưa hình dung được đề tài, sinh viên cần làm việc lại với GVHD, xây dựng sơ đồ khối, mô hình điều khiển, phương pháp nhận diện linh kiện, loại linh kiện.
10	20521550	Phạm Duy Lộc	Thiết kế phần cứng cho việc phát hiện nhịp tim bất thường trong tín hiệu điện tâm đồ dựa trên thuật toán phân cụm mẫu	Hardware design for abnormal beat detection in ECG signal based on template cluster algorithm	TS. Trần Thị Điểm	CQĐT	E4.3	10h15	Ghi rõ định lượng độ chính xác cao, phân loại rõ độ chính xác trên phần cứng và phần mềm. Tham khảo các nghiên cứu tương đương đưa ra giới hạn đề tài cụ thể. Giới hạn phần cứng.
	20521930	Văn Ngọc Thành							
11	20521117	Ngô Tấn Bình	Thiết kế bộ gia tốc trên FPGA cho mạng nơ-ron tích chập dựa trên tính toán ngẫu nhiên	An accelerator on FPGA for convolutional neural network based with stochastic computing	TS. Trần Thị Điểm	CLC-VN	E4.3	10h30	Thông số đánh giá cụ thể, định lượng từ các nghiên cứu trước, giảm giới hạn đề tài.
12	19520377	Đào Tuấn Anh	Xây dựng hệ thống lưu kho tự động bằng phương pháp quét mã QR thông qua camera giám sát	Established automatic storage system by scanning QR code through surveillance camera	TS. Trần Quang Nguyên	CLC-VN	E4.3	10h45	Xem lại tên đề tài, báo cáo không khớp với đề cương. Thêm các giới hạn đề tài, xem lại nội dung đề cương, mục tiêu đề tài, thống nhất mục tiêu là robot, hay hệ thống kho lưu trữ.
	19521424	Nguyễn Bách Duy							
13	20521376	Võ Đông Hưng (CLC)	Thiết kế IP cho bộ tính toán FFT sử dụng thuật toán Butterfly	IP design for FFT caculation base on Butterfly algorithm	TS. Trần Quang Nguyên	CLC-VN	E4.3	11h00	Không có tài liệu tham khảo, giới hạn đề tài không có định lượng, tối ưu diện tích và tốc độ, không đề cập phương pháp kiểm tra đo đặc tốc độ hay diện tích.
	20521395	Lê Nguyễn Tín Huy (CQĐT)							

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
14	20520788	Lê Thế Thông	Thiết kế hệ thống phát hiện các lỗi thiếu linh kiện trên board mạch sử dụng camera	Design the error detection system in missing components on board using cameras	TS. Trần Quang Nguyên	CQĐT	E4.3	11h15	Làm rõ giới hạn đề tài, loại linh kiện nhận diện được, kích thước linh kiện, số lượng linh kiện nhận diện được trong 1 khung hình. định lượng giới hạn đề tài. Tài liệu tham khảo, số lượng mẫu dùng để train, số lượng mẫu để kiểm tra, độ tin cậy của mẫu. Phương pháp kiểm tra đo đạc độ chính xác, tốc độ nhận diện.

**Phòng E6.3 - Buổi sáng**  
**Nguyễn Minh Sơn, Trương Văn Cường, Trần Văn Quang**

1	19521103	Nguyễn Quốc Viễn	Tùy chỉnh và phát triển bộ tăng tốc dựa trên CGRA linh hoạt và nhanh chóng cho mạng thần kinh tích chập.	Customizing and developing a flexible and fast CGRA-based accelerator for convolutional neural networks.	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CQĐT	E6.3	8h00	- Làm rõ làm sao gọi được các lệnh điều khiển trong thuật toán CGRA -
2	20521007	Nguyễn Văn Duy Phong	Nghiên cứu, thiết kế và hiện thực IP phần cứng phát hiện làn đường	Research, hardware design and implementation of IP hardware for lane detection	TS. Lâm Đức Khải	CQĐT	E6.3	8h15	- Xác định lại mục tiêu đề tài so với các đề tài trước đã thực hiện khác nhau như thế nào?
	20521557	Ngô Xuân Lợi							
3	20521727	Trần Bảo Nhung	Thiết kế và hiện thực IP phần cứng nhận diện biển số xe	Design and implementation of license plate recognition hardware IP	TS. Lâm Đức Khải	CQĐT	E6.3	8h30	- Giới hạn đề tài Thiết và hiện thực IP nhận diện biển số xe sử dụng giải thuật mà nhóm lựa chọn. - Xây dựng kịch bản đánh giá so sánh kết quả. - Xác định lại tên đề tài
4	20520646	Võ Nhật Nam	Thiết kế và hiện thực IP phần cứng đo tốc độ xe	Design and implementation of vehicle speed measurement hardware IP	TS. Lâm Đức Khải	CQĐT	E6.3	8h45	- Xây dựng kịch bản đánh giá kết quả IP - Đóng gói IP tích hợp vào hệ thống - Tên đề tài Thiết kế hiện thực IP đo tốc độ xe
	20521737	Nguyễn Thành Phát							
5	20521766	Nguyễn Đình Phúc	Nghiên cứu và xây dựng hệ thống tính toán song song đa tác vụ cho bài toán xe tự hành	Research and develop a parallel multi-task computing system for autonomous vehicles	TS. Lâm Đức Khải, KS. Chế Quang Huy	CQĐT	E6.3	9h00	- Nên đặt tên đề tài mô hình xử lý đồng thời (Hoặc xử lý Đa tác vụ)
6	20521048	Lê Đức Hồng Ân	Thiết kế và hiện thực bộ đồng xử lý RISC-V tốc độ cao hỗ trợ các thuật toán mật mã hóa	Design and implementation high-speed RISC-V cryptographic co-processor	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.3	9h15	- Nên xác định đúng mục tiêu có hướng tới Blockchain hay không? - Đặt vấn đề chưa phù hợp Blockchain cho IoT - Thiết kế sai về mặt kiến trúc, xem lại về sơ đồ,ko tích hợp vào ALU. - Tên đề tài chưa chuẩn. nên điều chỉnh tên
	20521063	Hồ Viết Anh							

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
7	20521369	Nguyễn Ngọc Hưng	Thiết kế bộ đồng xử lý mật mã dựa trên RISC-V thông lượng cao dành cho Lightweight Cryptography	Design high-throughput RISC-V based cryptographic co-processor for Lightweight Cryptography	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.3	9h30	- Xem lại tên đề tài và mục tiêu. không khớp nhau. - Đặt lại tên đề tài cho phù hợp với mục tiêu và khối lượng công việc - Định nghĩa Lightweight gồm các thuật toán nào
8	20521707	Nguyễn Đình Nhất	Bộ tăng tốc đa chế độ hiệu suất cao cho mật mã hậu lượng tử CRYSTALS-Kyber	High-performance multimode accelerator for post-quantum cryptography CRYSTALS-Kyber	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.3	9h45	- Xây dựng kịch bản đánh giá kiểm tra lại mục tiêu. -
9	20521299	Nguyễn Hải Hậu	Phát triển bộ tăng tốc mật mã thế hệ tiếp theo linh hoạt và nhanh chóng dựa trên mảng có thể cấu hình lại chi tiết thô	Developing a flexible and fast next-generation cryptographic accelerator based on a coarse-grained reconfigurable array	TS. Phạm Hoài Luân, TS. Lâm Đức Khải	CLC-VN	E6.3	10h00	- Giải thích rõ phần hiện thực linh hoạt và nhanh chóng như thế nào? - Xây dựng lại mục tiêu để giải thích vấn đề linh hoạt và nhanh chóng.
10	20522078	Trần Tiến Trung	Thiết kế IP phần cứng nhận diện biển báo giao thông	Hardware IP design for traffic sign recognition	TS. Lâm Đức Khải	CLC-VN	E6.3	10h15	- Phân tích lại nghiên cứu tổng quan. Nghiên cứu liên quan. - Giới hạn đề tài thiết kế IP mạng CNN detect. Xác định kiến trúc CNN
11	20521991	Đỗ Tuấn Thuận	Hiện thực khối floating point tích hợp vào bộ xử lý RISC-V 32-bit	Implementation RISC-V 32-bit processor with floating point unit	ThS. Hồ Ngọc Diễm	CLC-VN	E6.3	10h30	- Thiết kế lại kiến trúc tổng quan. - Tách riêng FPU và thiết kế bộ phân phối lệnh. - Xây dựng kịch bản đánh giá kết quả bộ FPU - Đổi tên đề tài HIỆN thực FPU trên
12	20521754	Mai Xuân Phú	Thiết kế IP cho bộ đệm video	IP design for video frame buffer	TS. Trần Quang Nguyên	CQĐT	E6.3	10h45	Làm rõ phương pháp đánh giá đề tài, định lượng giới hạn đề tài, thiếu tài liệu tham khảo, nên so sánh với các đề tài có sẵn, nên có kết quả tổng hợp dự kiến.
13	20521784	Bùi Sỹ Quân	Xây dựng robot 3 trục - ứng dụng trong quy trình xử lý wafer	Implementation of 3-axis robot - application in wafer handling process	TS. Trần Quang Nguyên	CQĐT	E6.3	11h00	Thảo luận lại với GVHD để thống nhất nội dung đề tài. Đảm bảo giới hạn đề tài, phương pháp đánh giá đề tài và nội dung đề tài phù hợp
	20522141	Võ Đình Ngọc Uyển							
14	20521807	Nguyễn Hồng Quang	Thiết kế mạch báo cháy đa năng	Design multi-function fire alarm circuit	TS. Đỗ Trí Nhựt, ThS. Trương Văn Cương	CLC-VN	E6.3	11h15	Xem xét lại giới hạn đề tài, cần có các thông số đánh giá cho giới hạn đề tài.

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	Hệ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
<b>Phòng E4.1 - Buổi chiều</b> <b>Phạm Quốc Hùng, Phan Đình Duy, Phạm Minh Quân</b>									
1	20521739	Phạm Nguyễn Tấn Phát	Nhận diện khuôn mặt real-time dùng HOG-SVM ứng dụng trong việc điều khiển cửa phòng	Real-time face recognition using HOG-SVM architecture for room door application	PGS.TS. Vũ Đức Lung, ThS. Phan Đình Duy	CLC-VN	E4.1	13h00	Xây dựng kịch bản cụ thể môi trường, nêu rõ lý do chọn mô hình HOG để nhận diện khuôn mặt, mô tả cụ thể hơn về hệ thống IOT. Kết quả dự kiến của hệ thống cần có sự so sánh với các công trình trước đó. Xem lại tên đề tài chưa bao quát hết khối lượng công việc trong đề tài.
2	20521165	Dương Thành Đạt	Hệ thống phân loại và phát hiện phương tiện giao thông di chuyển sai làn đường	Lane-change violation detection and classification	ThS. Phan Đình Duy, TS. Phạm Quốc Hùng	CLC-VN	E4.1	13h15	Vắng
3	20521448	Lê Hoàng Khanh	Hệ thống IoT quản lý vườn cây thông minh	A smart IoT system for garden management	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	CLC-VN	E4.1	13h30	Cần có kịch bản cụ thể cho hệ thống IOT, xây dựng giải pháp rõ ràng bám sát với thực tế.
4	20521647	Nguyễn Phạm Thanh Ngân	Xây dựng hệ thống điểm danh ứng dụng trong phòng học thông minh	Implementation of attendance system in smart classrooms	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	CLC-VN	E4.1	13h45	Tập trung xây dựng hệ thống điểm danh/ kiểm tra online, giao diện và quản lý phòng học.
	20521664	Nguyễn Kim Ngọc							
5	20520642	Nguyễn Hải Nam	Thiết kế hệ thống tưới cây sử dụng cho vườn thông minh	Design an irrigation system for smart gardens	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	CLC-VN	E4.1	14h00	Xem lại tên đề tài quy mô lớn, xem lại tổng quan cách đặt vấn đề, tìm hiểu các công trình nghiên cứu liên quan. Xác định cụ thể mục tiêu đề tài.
	20521944	Cao Hoàng Thiện							
6	20521616	Trần Anh Minh	Ứng dụng công nghệ định vị đồng thời lập bản đồ trên robot	Simultaneous localization and mapping (SLAM) in mobile robots	TS. Phạm Quốc Hùng, ThS. Phan Đình Duy	CLC-VN	E4.1	14h15	
	20521619	Văn Nhật Minh							
7	20520555	Trần Trọng Huy	Xây dựng hệ thống hỗ trợ nông nghiệp ứng dụng trong vườn cà chua	Building an agricultural support system for application in tomato gardens	ThS. Phan Đình Duy	CQĐT	E4.1	14h30	Xem lại tên đề tài, smart như thế nào? Hệ thống xác định sâu bệnh đã dự báo được chưa? Đề tài tập trung vào mục tiêu hơn giải quyết vấn đề cụ thể nào? Nộp lại ĐCCT.

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
8	20520665	Chu Thành Nhân	Ứng dụng các thiết bị IoT vào thực tế ảo Metaverse	IoT in Metaverse	ThS. Phan Đình Duy	CQĐT	E4.1	14h45	Mục tiêu đề tài còn sơ sài chưa cụ thể. Cần xem lại mục tiêu cần xây dựng.
9	20521215	Võ Sỹ Dũng	Hệ thống điểm danh kết hợp thẻ RFID và nhận diện khuôn mặt sử dụng CNN, Facenet, SVM	Attendance system combines RFID card and face recognition using CNN, Facenet, SVM	ThS. Phan Đình Duy	CQĐT	E4.1	15h00	Độ chính xác trên 90%, tốc độ xử lý 10fps, nhận diện được trong điều kiện ban ngày, kịch bản demo thử nghiệm trên ít nhất 20 sinh viên, điểm danh từng cá nhân, bổ sung cụ thể giải thuật xử lý
10	20522094	Lê Hữu Truyền	Tích hợp tính toán biên và máy chủ cho hệ thống nhận diện khuôn mặt đa xác thực	Integrating edge computing and server for multi-authentication facial recognition system	ThS. Phan Đình Duy, KS. Chế Quang Huy	CQĐT	E4.1	15h15	Không có góp ý.
11	19520544	Nguyễn Quốc Hiếu	Nghiên cứu và thiết kế mô hình robot tuần tra	Research and design patrol robot	ThS. Nguyễn Thanh Thiện	CQĐT	E4.1	15h30	- Thêm objective thời gian/tốc độ phát hiện object trong khung hình. - Sửa đổi phương án cảnh báo
12	20521606	Nguyễn Anh Minh	Thiết kế và xây dựng hệ thống đo nồng độ CO2 và H2O dựa trên hiện tượng quang xúc tác	Design and build measuring CO2 and H2O concentration system based on photocatalysis	TS. Trần Quang Nguyên	CLC-VN	E4.1	15h45	Xem lại phương pháp kiểm tra, đánh giá, thiếu mô hình phân cứng, cơ khí, làm rõ giới hạn đề tài, tìm hiểu các nghiên cứu trước.
	20521950	Nguyễn Hoàn Thiện							

**Phòng E4.3 - Buổi chiều**  
**Đoàn Duy, Nguyễn Duy Xuân Bách, Trần Ngọc Đức**

1	20521615	Thân Nhật Minh	Hệ thống thu thập tín hiệu sóng não với module Nano 33 BLE	Brain wave signal collection system with Nano 33 BLE module	ThS. Nguyễn Duy Xuân Bách	CQĐT	E4.3	13h00	- Specs dự kiến của hệ thống quá cao, 16000Hz là quá cao, chỉnh lại - Cần đối chứng, test so sánh để kết quả thực tế được xác thực trước bảo vệ
2	20521843	Nguyễn Hồng Sơn	Xây dựng thiết bị đọc đồng hồ nước cơ bằng điện tử	Building an electronic mechanical water meter reading device	ThS. Nguyễn Duy Xuân Bách, ThS. Phạm Minh Quân	CLC-VN	E4.3	13h15	- Objective nhấn mạnh về tối ưu hóa năng lượng, do đề tài còn khá basic. - Hệ thống webapp phải support nhiều thiết bị
	20522053	Phạm Minh Trí							
3	20521365	Mai Lê Vĩnh Hưng	Hệ thống phòng thi thông minh	Smart exam room system	ThS. Trần Hoàng Lộc, TS. Phạm Quốc Hùng	CLC-VN	E4.3	13h30	- Nhận dạng hành vi vi phạm tự động: quay sang nhìn bài??? - Trao đổi lại với GVHD về việc chỉnh sửa nội dung, lược bớt chức năng không cần thiết để tập trung các tính năng chất lượng
	20521406	Nguyễn Tấn Huy							

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
4	20520946	Nguyễn Thành Trung	Hệ thống nhận diện cử chỉ tay để điều khiển slide trình chiếu	Hand gesture recognition system for controlling presentation slides	ThS. Trần Hoàng Lộc	CQĐT	E4.3	13h45	- Xem xét lại cách setup hệ thống camera, các trạng thái nhận dạng để hoạt động được liên tục
5	20521738	Nguyễn Thịnh Phát	Nghiên cứu và thiết kế robot vận chuyển tài liệu trong không gian kín	Research and design of robot to transport documents in closed spaces	TS. Đỗ Trí Nhựt	CQĐT	E4.3	14h00	- Xác định rõ scope của đề tài, scenario cụ thể mà robot của đề tài theo đuổi, để xác định objective chấm cuối kỳ.
	20522051	Nguyễn Hữu Trí							
6	20521497	Nguyễn Anh Kiệt	Thiết kế, thi công hệ thống điểm danh bằng mã QR	IoT-based QR code checking system.	TS. Đỗ Trí Nhựt	CLC-VN	E4.3	14h15	- Thiết kế lại kiến trúc của giải pháp - Mô tả lại quy trình registration, checkin, checkout
7	19522150	Đỗ Hữu Tài	Thiết kế - Thi công hệ thống định vị bằng thiết bị đeo IMU	IMU-based wearable indoor navigation system	TS. Đỗ Trí Nhựt	CLC-VN	E4.3	14h30	SV nộp trễ, không báo cáo đề cương
8	19522388	Nguyễn Minh Trí	Thiết kế hệ thống nhận diện và phân loại độ chín của các loại xoài	Design a system for determining and classification ripeness of mangoes based on the color of fruit	TS. Đoàn Duy	CLC-VN	E4.3	14h45	- Hệ thống nhận dạng, phân loại tự động, trên băng chuyền. 3 loại xoài: cát chu, cát hòa ộc, xoài keo - Tham khảo hệ thống phân loại của xoài theo chuẩn nông nghiệp - Bổ sung độ chính xác - Giảm tải phần App
9	20521333	Ngô Lê Tuyết Hoa	Thiết kế thiết bị nhận dạng bàn tay hỗ trợ phát triển các giải pháp điều khiển tự động	Implementing a finger detection box for automated control applications	TS. Đoàn Duy	CLC-VN	E4.3	15h00	- Ko ý kiến
	20521630	Nguyễn Hữu Nam							
10	20522155	Võ Quốc Việt	Ứng dụng kỹ thuật máy học để trích xuất thông tin toa thuốc từ ảnh chụp	Applying machine learning techniques to extract medical information from image of prescription	TS. Đoàn Duy	CLC-VN	E4.3	15h15	- Đề tài còn hơi đơn giản - Đề xuất tăng lên 90%
	20522172	Nguyễn Quốc Vương							
11	20521806	Lê Ngọc Quang	Thiết kế giải pháp hỗ trợ tra cứu điểm bán thuốc dựa trên ảnh chụp toa thuốc	Design an application for drug store searching using image of medical prescription	TS. Đoàn Duy	CLC-VN	E4.3	15h30	- Chỉ đường tới nhà thuốc gần nhất
	20521819	Nguyễn Mạnh Quyền							



STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
12	20520326	Tạ Điền Minh Trí	Thiết kế hệ thống mô phỏng đánh giá mật độ giao thông trong đô thị	Designing a simulation system for traffic density evaluating in urban areas	TS. Đoàn Duy	CQĐT	E4.3	15h45	- Xây dựng bộ mẫu thử thực tế
	20520349	Lê Hữu Vinh							
13	20521682	Thân Quán Nguyên	Thiết kế và chế tạo hệ thống gấp thả linh kiện trong quy trình làm mạch điện tử	Design and build pick and place component in creating electronic circuit	TS. Trần Quang Nguyên	CLC-VN	E4.3	16h00	Thiếu tài liệu tham khảo, phương pháp đánh giá, định lượng giới hạn đề tài, nên có so sánh với các hệ thống có sẵn, chưa có sơ đồ khối hệ thống. các thông số cơ bản hệ thống như độ xoay linh kiện, tốc độ gấp thả,... Hệ thống mô tả không đúng. STM32 chỉ điều khiển hệ thống động cơ và feeder. Nên tham khảo hệ thống thực tiễn. Làm rõ giới hạn đề tài định lượng.
	20521757	Vũ Hoàng Thiên Phú							

**Phòng E6.3 - Buổi chiều**  
**Nguyễn Minh Sơn, Trương Văn Cường, Trần Văn Quang**

1	20520614	Phan Ái Linh	Nghiên cứu tích hợp công nghệ tính toán biên cho thiết bị bục giảng trong lớp học Hybrid	Research the integration of edge computing technology for lectern device in the Hybrid classroom	TS. Nguyễn Minh Sơn	CQĐT	E6.3	13h00	- Làm rõ chức năng của bục giảng thông minh - Giới hạn nội dung đề tài:
	20521422	Lê Thị Thu Huyền							
2	16521558	Hoàng Anh Minh	Cải tiến giải thuật Deep Q-Network (DQN) sử dụng công nghệ SoC	Update Deep Q-Network (DQN) algorithm using SoC technology	TS. Nguyễn Minh Sơn	CLC-VN	E6.3	13h15	- Xây dựng mô phỏng và kịch bản đánh giá kết quả - Đánh giá tốc độ training và tốc độ toàn bộ hệ thống
	19522212	Nguyễn Văn Thắng							
3	20521428	Võ Phan Hoàng Kha (CLC)	Mô phỏng và hiện thực hệ thống SoC với RISC-V 32-bit CPU trên FPGA	Simulation and implementation SoC with 32-bit RISC-V CPU on FPGA	TS. Nguyễn Minh Sơn	CLC-VN	E6.3	13h30	- Giới hạn lại đề tài xử lý các xung đột. - Mô phỏng bộ RISC-V và mô phỏng. -
	20521596	Phan Lê Min (CQĐT)							
4	20521983	Thái Quốc Thông	Nghiên cứu tích hợp thuật toán nhận dạng biển số xe trong nhà xe trên camera thông minh sử dụng công nghệ SoC	Research on integrating license plate recognition in garage algorithms on smart camera using SoC technology	TS. Nguyễn Minh Sơn	CLC-VN	E6.3	13h45	- Giới hạn môi trường kiểm định: Môi trường ánh sáng, thời tiết ...
5	20521948	Nguyễn Chí Thiện	Nghiên cứu hành vi học sinh và tích hợp trong bộ điều khiển của bàn học thông minh	Research about student behavior and implement into the controller of smart desk	TS. Nguyễn Minh Sơn	CLC-VN	E6.3	14h00	-Giới hạn đề nhận dạng hành vi - Đổi tên đề tài cho phù hợp với nội dung - Cập nhật mục tiêu đề tài
	20522045	Đào Ngọc Minh Trí							



STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	HỆ ĐT	PHÒNG	THỜI GIAN	Ý KIẾN GÓP Ý ĐCCT CỦA HĐ
6	17521248	Nguyễn Bá Văn	Nghiên cứu phát triển bộ kiểm tra đánh giá hệ thống RISC-V Core	Research and development a test and evaluation suite for the RISC-V Core system	TS. Nguyễn Minh Sơn	CLC-VN	E6.3	14h15	- Nghiên cứu phát triển bộ kiểm tra đánh giá bộ core RISC-V với tập lệnh - Xây dựng kịch bản đánh giá kiểm tra. - Đối tên đề tài và giới hạn về mục tiêu
7	20521435	Nguyễn Đức Duy Khang	Hiện thực một NOC (network on chip) sử dụng lõi vi xử lý RISC-V RV32IMF thông qua giao thức TileLink trên FPGA	Implementing a NOC (network on chip) using RISC-V RV32IMF processor core with TileLink protocol on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	CLC-VN	E6.3	14h30	- Cần bổ sung mô hình thiết kế vào trong đề cương
	20521638	Trương Trần Hoài Nam							
8	20522059	Hồ Khả Trình	Thiết kế lõi vi xử lý RISC-V RV32I tích hợp khối điều khiển JTAG ứng dụng vào việc nạp lệnh chương trình trên FPGA	Design RISC-V RV32I microprocessor core integrated JTAG controller block applying to program instruction code on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	CLC-VN	E6.3	14h45	- tích hợp source code jtag có sẵn vào RISV-V - Thiết kế đọc/ghi lệnh vào IM - Đánh giá hoạt động ở hai chế độ: Nạp và debug - Kiểm tra toàn bộ chương trình hoạt động
	20522088	Nguyễn Nhật Trường							
9	20522131	Nguyễn Thanh Tùng	Hiện thực một hệ thống SoC tích hợp lõi IP ethernet 1 GBPS hỗ trợ giao thức ICMP trên FPGA	Implementing a SoC integrated an ethernet IP core 1 GBPS supporting ICMP protocol on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	CLC-VN	E6.3	15h00	- Core opensource + đóng gói giao thứ AXI - Cập nhật kịch bản đánh giá, kiểm tra
	20522143	Lê Hoàng Văn							
10	20520932	Nguyễn Lê Thảo	Hiện thực lõi IP thuật toán chữ ký số (DSA) sử dụng hệ mật mã đường cong ELLIPTIC kết hợp thuật toán băm SHA-256 trên FPGA	Implement IP of Digital signaltrure algrorithm using elliptic cure crytigraphy and sha-256 on FPGA	ThS. Phạm Thanh Hùng, TS. Trần Phước Xuân (TG)	CLC-VN	E6.3	15h15	Cụ thể mục tiêu đề tài (SHA-256) - Bổ sung lựa chọn tối ưu về tốc độ hay tài nguyên
	20521338	Trần Xuân Ngọc Hoan							
11	20521302	Trần Đăng Hậu	Nghiên cứu và hiện thực IP ShuffleNet	Research and implementation of ShuffleNet IP	ThS. Trương Văn Cường	CQĐT	E6.3	15h30	Tham khảo thêm các đề tài liên quan, đưa ra định lượng giới hạn đề tài hợp lý.
	20521744	Lê Quang Phong							
12	16520347	Ngô Thái Anh Hào	Nghiên cứu thiết kế và hiện thực mô hình kiểm tra cho một thiết kế mạng nơ-ron tích chập	Researching and implementation of a verification environment for a convolutional neural network intellectual property	ThS. Trương Văn Cường, ThS. Hồ Ngọc Diễm	CLC-VN	E6.3	15h45	Cần tham khảo các đề tài trước, so sánh với các đề tài trước của khoa.