

**HỘI ĐỒNG THỰC TẬP DOANH NGHIỆP HỌC KỲ 2 (2021-2022) CHƯƠNG TRÌNH CHẤT LƯỢNG CAO
LỚP CE502.M21.MTCL**

Thời gian bắt đầu Hội đồng chấm TTDN CLC: **Chiều từ 13h30, thứ sáu ngày 24/06/2022**

Địa điểm: Phòng E6.1, E6.3

Thời gian báo cáo tối đa+demo(nếu có)/1 đề tài: **10 phút/** đề tài 1-2 SV

STT	MSSV	Họ và tên SV	Tên đề tài thực tập	Tên công ty thực tập	GVHD	Ghi chú	STT báo cáo
Phòng E6.1							
1	18520498	Trần Gia Bảo	Quá trình thực tập tại SNST & Finger Vina	Công ty SNST & Finger Vina	Đoàn Duy		STT 1 13h30
2	18520554	Vũ Duy Di Đan	Quy trình thiết kế hệ thống trên chip (System on Chip)	SNST & Finger Vina	Đoàn Duy		STT 2 13h40
3	18520614	Nguyễn Phan Hoàng Đức	Quy trình thiết kế hệ thống trên Chip	SNST & Finger Vina	Đoàn Duy		STT 3 13h50
4	18520635	Nguyễn Chí Dũng	Software update	Robert Bosch Engineering and Bussiness Solution VN	Đoàn Duy		STT 4 14h00
5	18520652	Võ Đại Dương	Thiết kế vi mạch	SNST & Finger ViNa	Đoàn Duy	Thiếu NX Cty, NX GVHD	STT 5 14h10
6	18520703	Phạm Quang Hải	Báo cáo thực tập doanh nghiệp	Công ty SNST & Finger Vina	Đoàn Duy		STT 6 14h20

STT	MSSV	Họ và tên SV	Tên đề tài thực tập	Tên công ty thực tập	GVHD	Ghi chú	STT báo cáo
7	18520765	Phạm Trung Hòa	LCM Posix team - car multimedia development	Công ty TNHH Bosch Global Software Technologies	Đoàn Duy		STT 7 14h30
8	18520773	Bùi Huy Hoàng	Tìm hiểu hệ thống autosar và quy trình testing	SHAREWORK	Đoàn Duy		STT 8 14h40
9	18520877	Trần Cao Khải	Logic Design	Uniquify Vietnam	Đoàn Duy		STT 9 14h50
10	18521063	Lâm Minh Luân	Fifo_Bist Ethernet Packet	VB TECH	Đoàn Duy		STT 10 15h00
11	18521107	Nguyễn Nhật Minh	Quá trình thực tập tại công ty TNHH Công nghệ UTECH	Công ty TNHH Công nghệ UTECH	Đoàn Duy		STT 11 15h10
12	18520492	Nguyễn Tiến Bảo	Quy trình thiết kế hệ thống trên chip	SNST & FingerVina	Nguyễn Thanh Thiện		STT 12 15h20

Phòng E6.3

1	18521143	Nguyễn Hoàng Nghĩa	Thiết kế mô hình BIST Ethernet Packet với Verilog HDL	Công ty Cổ phần Công nghệ VB (VB Technology)	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 1 13h30
2	18521246	Nguyễn Trí Phú	Báo cáo Thực tập doanh nghiệp	Kian Joo Can Factory	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 2 13h40
3	18521263	Nguyễn Văn Phước	Verification training course in Faraday Technology Vietnam	Công ty TNHH Công nghệ Faraday Việt Nam	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 3 13h50
4	18521367	Dương Minh Tâm	Training course and all activities tasks in the Faraday Technology Vietnam	Công ty TNHH Công nghệ Faraday Việt Nam	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 4 14h00

STT	MSSV	Họ và tên SV	Tên đề tài thực tập	Tên công ty thực tập	GVHD	Ghi chú	STT báo cáo
5	18521534	Trần Nguyễn Minh Triết	Training course and all activities tasks in the Faraday Technology Vietnam	Faraday Technology VietNam	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 5 14h10
6	18521593	Đỗ Chí Tuấn	Training course and all activities tasks in the Faraday Technology Vietnam	Faraday Technology VietNam	Hồ Ngọc Diễm	Thiếu NX GVHD	STT 6 14h20
7	17520589	Trần Thanh Huy	Ngôn ngữ lập trình nhúng C và Python	SHAREWORK	Nguyễn Thanh Thiện		STT 7 14h30
8	17521175	Nguyễn Anh Trung	Thực tập Tester tại Bosch	Công ty TNHH Robert Bosch Engineering and Business Solutions Việt Nam	Nguyễn Thanh Thiện		STT 8 14h40
9	18520428	Ngô Quốc An	Thực tập Tester tại BOSCH	công ty Bosch Global Software Technologies	Nguyễn Thanh Thiện		STT 9 14h50
10	18520433	Nguyễn Thiện An	Báo cáo Thực tập Doanh nghiệp	Công ty TNHH Thiết kế Renesas Việt Nam	Nguyễn Thanh Thiện		STT 10 15h00
11	18520460	Nguyễn Phạm Thế Anh	Research and develop the verification environment generation (VEG) for a new version	Renesas Design Vietnam	Nguyễn Thanh Thiện		STT 11 15h10
12	18520474	Trần Tuấn Anh	Báo cáo Thực tập Doanh nghiệp	Công Ty TNHH Thiết Kế Renesas Việt Nam	Nguyễn Thanh Thiện		STT 12 15h20
13	18520475	Trương Nguyễn Trung Anh	Lớp học thông minh	Fsoft-UIT	Nguyễn Thanh Thiện	Thi ca 3, 24/6	STT 13 15h30
14	18521438	Lê Trường Thịnh	Training course and all activities/tasks in the VB Technology	VB Technology	Hồ Ngọc Diễm	Nộp BCTT trễ Thiếu NX GVHD	STT 14 15h40