

DANH SÁCH SINH VIÊN BÁO CÁO ĐỀ CƯƠNG KHÓA LUẬN TỐT NGHIỆP
Học kỳ 2 - Năm học: 2021 - 2022

Thời gian bắt đầu hội đồng: **8h30, thứ 2 ngày 28/02/2022**

Hình thức báo cáo: **Báo cáo online sử dụng Microsoft Teams**

Teams code: **27oaty3**

Thời gian tối đa cho 1 đề tài là 10 phút: **5 phút SV báo cáo (từ 5-7 slide báo cáo) + 5 phút hội đồng góp ý**

STT	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN
Channel 1							
TS. Lâm Đức Khải, TS. Trịnh Lê Huy, ThS. Phạm Minh Quân, ThS. Phan Đình Duy (P. E6.3)							
1	17520225	Trần Thị Duy An	Thiết kế hệ thống điều chỉnh cảm xúc dựa trên âm nhạc	System design for emotion regulation based on music	TS. Đoàn Duy	CLC-EN	8h30
	18521518	Đặng Lê Ngọc Trâm					
2	18521263	Nguyễn Văn Phước	Hiện thực mạng trên chip dựa trên thuật toán XY và giao thức bắt tay trên FPGA	Implement Network On Chip base on XY routing algorithm and handshaking protocol on FPGA	ThS. Trương Văn Cường	CLC-VN	8h40
	18521443	Nguyễn Duy Thịnh					
3	18521368	Nguyễn Hoàn Tâm	Thiết kế và hiện thực thuật toán kiểm tra chữ kí số RSA trên FPGA.	Design and implementation of RSA Digital Signature Verification algorithm on FPGA.	ThS. Phạm Thanh Hùng	CQĐT	8h50
	18520381	Lê Nguyễn Công Toại					
4	18521383	Nguyễn Ngọc Thái	Hiện thực và tối ưu thuật toán Hash cho ứng dụng đào Bitcoin trên FPGA	Implement and optimize Hash algorithm for FPGA-Based Bitcoin Mining	ThS. Phạm Thanh Hùng	CQĐT	9h00
	18521389	Dương Quang Thắng					
5	18521408	Nguyễn Duy Thanh	Một hiện thực phần cứng cho bài toán tìm đường đi ngắn nhất trong ma trận 10x10 bằng Deep-Q-Learning	A hardware implementation for finding the shortest path in matrix 10x10 using Deep-Q-Learning	TS. Trịnh Lê Huy ThS. Phạm Thanh Hùng	CLC-VN	9h10
	18521534	Trần Nguyễn Minh Triết					
6	18521122	Lê Phước Nhật Nam	Thiết kế và hiện thực bộ vi xử lý Risc-V 32 bit sử dụng kiến trúc Superscalar hỗ trợ bộ điều khiển Cache Associative 4-Way và đơn vị quản lý bộ nhớ trên FPGA.	Design and implement a 32 bit, Superscalar Risc-V processor with the 4-Way set Associative Cache controller and memory management unit on FPGA.	ThS. Phạm Thanh Hùng	CQĐT	9h20
	18521574	Trần Quốc Trường					

7	17521252	Chương Sec Váy	Thiết kế và hiện thực lõi IP JTAG cho vi xử lý MIPS 32-bit	Design and implement a JTAG IP core for the 32-bit MIPS processor	ThS. Phạm Thanh Hùng	CQĐT	9h30
8	18521469	Hồ Hải Công Thuận	Tối ưu thiết kế Risc-V bằng kỹ thuật Pipeline và dự đoán rẽ nhánh	Risc-V design optimisation using Pipelining and branch prediction techniques	TS. Trịnh Lê Huy ThS. Phạm	CLC-VN	9h40
9	18521646	Dư Cẩm Vinh	Nhận diện làn đường bằng phần cứng AI trên FPGA	FPGA based AI hardware for lane detection	TS. Lâm Đức Khải	CQĐT	9h50
10	18521021	Đinh Phạm Thiên Long	Thiết kế hệ thống phát hiện làn đường cho xe tự hành dựa trên phần cứng	Design lane detector system for autonomous vehicles based on hardware	TS. Lâm Đức Khải	CQĐT	10h00
	18520597	Nguyễn Thị Ngọc Diễm					
11	18521423	Vũ Đức Thế	Thiết kế và hiện thực phương pháp nén ảnh hiệu quả trên phần cứng: Microshift	Design and implementation of efficient image compression in hardware - Microshift	TS. Lâm Đức Khải	CQĐT	10h10
	18520591	Trần Tiến Đạt					
12	18521449	Phạm Công Thịnh	Thiết kế và hiện thực kiến trúc Deep Q-Network với môi trường Mountaincar trên phần cứng	Design and implementation of Deep Q-Network architecture with Mountaincar environment in hardware	TS. Lâm Đức Khải	CQĐT	10h20
	18521065	Nguyễn Tiến Luận					
13	18520460	Nguyễn Phạm Thế Anh	Thiết kế và hiện thực phần cứng tăng tốc giải thuật Intra Prediction trong hệ thống nén video HEVC	Design and implementation of HEVC Intra Prediction on FPGA	TS. Lâm Đức Khải	CLC-VN	10h30
	18520474	Trần Tuấn Anh					
14	18520675	Trần Văn Duy	Thiết kế hệ thống giao tiếp tín hiệu không dây dựa trên phần cứng cho AI	AI hardware-based wireless communication system	TS. Lâm Đức Khải	CQĐT	10h40
15	18521139	Đoàn Văn Nghĩa	Nghiên cứu hệ thống hỗ trợ điều tiết cảm xúc bằng ánh sáng	Study on a light-based assistant system design for emotion regulation	TS. Đoàn Duy	CLC-EN	10h50 Nộp trễ

Channel 2

TS. Nguyễn Minh Sơn, TS. Phạm Quốc Hùng, ThS. Ngô Hiếu Trường (P. E6.1)

1	18521438	Lê Trường Thịnh	Nghiên cứu đánh giá vi mạch RISC-V trên nền tảng Chipyard	Research and evaluation of RISC-V on Chipyard framework	TS. Nguyễn Minh Sơn	CLC-VN	8h30
	18521367	Dương Minh Tâm					
2	18520614	Nguyễn Phan Hoàng Đức	Bộ tăng tốc AI tích hợp trên Ultra96-V2 cho smart camera	AI acceleration on FPGA Ultra96-V2 for smart camera	TS. Nguyễn Minh Sơn	CLC-VN ĐCCT không có chữ ký GVHD	8h40
	18520492	Nguyễn Tiến Bảo					
3	18520703	Phạm Quang Hải	Mô phỏng và hiện thực 32-Bit Risc-V CPU trên FPGA	Simulation and implementation of the 32-Bit Risc-V CPU on FPGA	TS. Nguyễn Minh Sơn	CLC-VN ĐCCT không có chữ ký của SV và GVHD	8h50
	18520554	Vũ Duy Di Đan					
4	18520779	Lê Huy Hoàng	MobileNetV2 trên FPGA Ultra96-V2 cho Camera thông minh	MobileNetV2 on FPGA Ultra96-V2 for Smart Camera	TS. Nguyễn Minh Sơn	CLC-VN ĐCCT không có chữ ký của SV và GVHD	9h00
	18521165	Tô Quốc Nguyễn					
5	18521166	Trần Đức Nguyên	Nghiên cứu thiết kế vi mạch quản lý nguồn trên SoC	Research & design SoC control power supply	TS. Nguyễn Minh Sơn	CLC-VN ĐCCT không có chữ ký GVHD	9h10
	18521063	Lâm Minh Luân					
6	18520838	Ngô Hoàng Huy	Thiết kế hệ thống nhúng định lượng không xâm lấn nồng độ glucose dựa trên cảm biến quang	Design embedded system of noninvasive glucose monitoring based on optical sensor	TS. Phạm Quốc Hùng	CQĐT	9h20
	18520136	Huỳnh Bá Anh Quân					
7	18520984	Đào Quang Linh	Thiết kế và hiện thực hệ thống Acrobot phục vụ giảng dạy và nghiên cứu	Design and implementation an Acrobot system for teaching and learning	TS. Phạm Quốc Hùng	CQĐT ĐCCT thiếu ngày tháng năm	9h30
8	18521178	Nguyễn Thành Nhân	Ứng dụng nhận dạng khuôn mặt trong đóng mở cửa tự động cho nhà thông minh	Face recognition and its application in smart automatic door	TS. Phạm Quốc Hùng	CQĐT	9h40
	18521197	Phạm Tân Nhật					

9	18521250	Trần Hoàng Thiên Phú	Ứng dụng phân tích quang phổ cận hồng ngoại trong kiểm định chất lượng sản phẩm thịt	Application of near infrared (NIR) spectroscopy to predict meat products quality	TS. Phạm Quốc Hùng	CQĐT	9h50
	18521141	Hoàng Minh Nghĩa					
10	18520877	Trần Cao Khải	Cánh tay robot Scara di chuyển đồ vật	Scara robot arm to move objects	ThS. Trần Quang Nguyên	CLC-VN SV lưu ý làm đúng biểu mẫu ĐCCT	10h00
	18521143	Nguyễn Hoàng Nghĩa					
11	18520966	Nguyễn Hồng Lạc	Thiết kế hệ thống giàn phơi đồ thông minh - ứng dụng vào mô hình chung cư nhỏ	Design intelligent drying rack – application in small apartment model	ThS. Trần Quang Nguyên	CLC-VN	10h10
12	18520940	Trần Văn Khoa	Nghiên cứu và thiết kế mô hình học tăng cường trên FPGA với môi trường Cartpole	Research and design reinforcement learning model on FPGA with Cartpole environment	ThS. Trần Văn Quang	CQĐT	10h20
	18521086	Huỳnh Xuân Min					
13	18520993	Phan Quốc Linh	Nghiên cứu và tối ưu thiết kế phần cứng tạo block cho mạng Ethereum Blockchain	Research and optimize the design of block forming hardware for Ethereum Blockchain network	ThS. Trần Văn Quang	CQĐT	10h30
	18521568	Nguyễn Quốc Trường					
14	18521613	Dương Thanh Tùng	Ứng dụng thuật toán phát hiện đối tượng trên SOC-FPGA sử dụng Opencl	Application of object detection algorithm on SOC-FPGA using Opencl	ThS. Ngô Hiếu Trường	CQĐT	10h40
	18521608	Trần Minh Tuấn					
15	18521644	Trần Quốc Việt	Nghiên cứu và thiết kế hệ thống phát hiện cháy trên SOC-FPGA	Research and design fire detection system on SOC-FPGA	ThS. Ngô Hiếu Trường	CQĐT	10h50
	18521556	Nguyễn Trương Hoàng Trung					
16	18520959	Bùi Nguyễn Tuấn Kiệt	Thiết kế và hiện thực mạng nơ ron tích chập trên FPGA sử dụng kiến trúc Xception	Design and implementation of convolutional neural network on FPGA using Xception architecture	TS. Nguyễn Minh Sơn	CLC-VN ĐCCT không có chữ ký của SV và GVHD	11h00
	18521177	Nguyễn Minh Nhân					

Channel 3**TS. Đoàn Duy, ThS. Phan Đình Duy (P. E6.4)**

1	18520581	Nguyễn Thiên Đạt	Nhận diện lửa	Fire detection	TS. Đoàn Duy	CLC-VN	10h00
	18520652	Võ Đại Dương					
2	18520475	Trương Nguyễn Trung Anh	Thiết kế gương thông minh theo ý muốn người dùng	Design smart mirror according to user preference	TS. Đoàn Duy, ThS. Phan Đình Duy	CLC-VN ĐCCT không có chữ ký của GVHD	10h10
	18520635	Nguyễn Chí Dũng					
3	18520428	Ngô Quốc An	Phát triển hệ thống nhận diện khuôn mặt và giọng nói tích hợp cho gương thông minh	Development of face recognition and voice system for smart mirror	TS. Đoàn Duy, ThS. Phan Đình Duy	CLC-VN ĐCCT không có chữ ký của SV và GVHD	10h20
4	18520773	Bùi Huy Hoàng	Thiết kế hệ thống tự cân bằng 3 trục để phát triển các ứng dụng chi phí thấp và độ tin cậy cao	Design a model 3-dof stewart auto-balancing system for low-cost and high reliable embedded	TS. Đoàn Duy	CLC-VN	10h30
	18520765	Phạm Trung Hoà					
5	18521278	Trần Phạm Tiến Phương	Nghiên cứu thiết kế xe hai bánh sử dụng kỹ thuật phân cụm kỹ thuật số	Digital clusters for two wheelers vehicles	TS. Đoàn Duy, ThS. Bùi Lê Thuận	CLC-VN ĐCCT không có chữ ký của SV và GVHD	10h40
	18520786	Trần Vũ Hoàng					